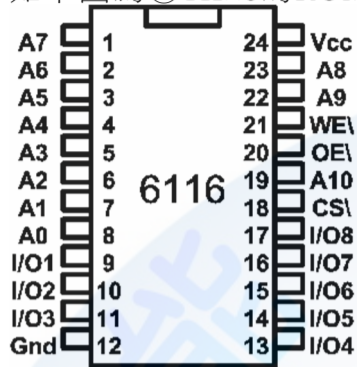
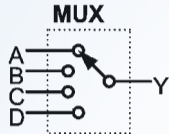


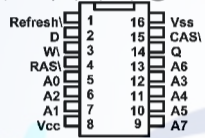
1. (4) 如下圖為①1K×8的ROM②2K×8的ROM③1K×8的RAM④2K×8的RAM。



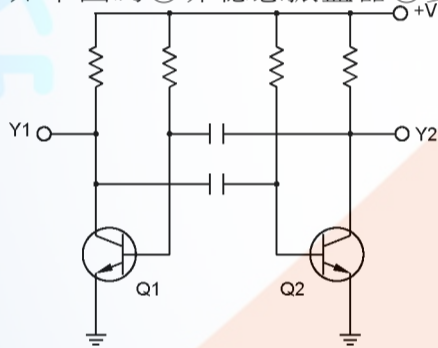
2. (2) 如下圖在電路中代表①解多工器②多工器③跳線④解碼器。



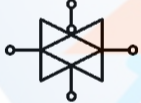
3. (3) 如下圖為①256×1DRAM②256×1SRAM③64K×1DRAM④64K×1SRAM。



4. (1) 如下圖為①非穩態振盪器②雙穩態電路③單穩態電路④三態電路。







5. (1) 下圖為何種之電路符號？①傳輸閘②緩衝器③放大器④非反相器。



6. (3) 如下圖為①DIAC②SUS③SSS④SBS。



7. (3) $\overbrace{10}$ 是表示①參考尺寸②錯誤尺寸③弧長尺寸④不按比例尺寸。

8. (4) CNS工程製圖中不使用何種線條①  ②  ③  ④ 。

9. (2) 如下圖所示之接點符號，其為下列何種接點？①a接點②b接點③c接點④N.O.接點。



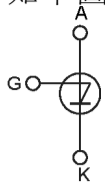
10. (1) 如下圖所示之符號，其為下列何者之電路圖符號？①比流器②比壓器③電感器④變壓器。



11. (1) 如下圖所示之符號，其為下列何者之電路圖符號？①GTO②IGBT③SIT④SITH。



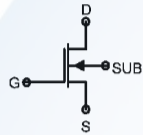
12. (3) 如下圖所示之符號，其為下列何者之電路圖符號？①RCT②MCT③SUS④SBS。



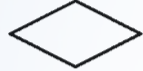
13. (4) 如下圖所示之符號，其為下列何者之電路圖符號？①RCT②MCT③SUS④SBS。



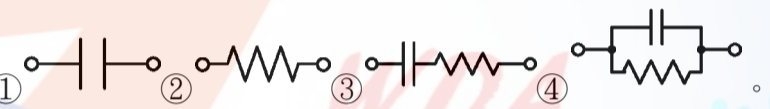
14. (1) 如下圖所示之符號，其為下列何者之電路圖符號？①空乏型N通道MOSFET②增強型N通道MOSFET③空乏型P通道MOSFET④增強型P通道MOSFET。



15. (2) 如下圖所示之電腦流程圖符號為①處理②判斷③開始④輸出。

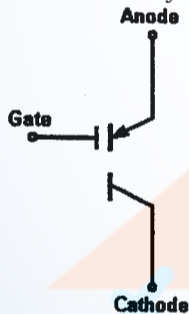


16. (4) 下列何者為示波器測試棒的等效電路①②③④。



17. (2) 已知a圖為 ，b圖為 之電子符號，則①a為PUT，b為SCR②a為SCR，b為PUT③a為SCR，b為SCS④a為PUT，b為SCS 元件。

18. (2) 下圖為何種之電路符號？①RCT(reverseconductingthyristor)②MCT(MOS-controlledthyristor)③SCS(siliconcontrolledswitch)④SBS(siliconbilateralswitch)。



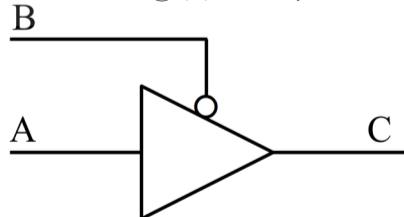
19. (134) 依據美國國家標準協會(ANSI)編製的標準流程圖符號，以下何者名稱與其符號相符？



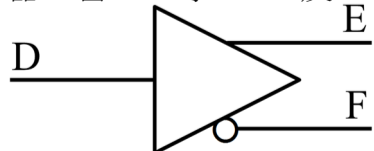
20. (24) 下圖符號為何種元件？①Thermistor②光敏電阻③NTC型溫度電阻④Photocell。



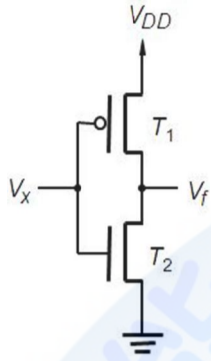
21. (12) 如下圖所示為低態動作的三態閘，下列敘述何者正確？①當B=0時，C=A=1②當B=0時，C=A=0③當B=1時，C=A=1④當B=1時，C=A=0。



22. (12) 如下圖所示，下列敘述何者正確？①互補式輸出的緩衝器，當D=0時，E=0及F=1②互補式輸出的緩衝器，當D=1時，E=1及F=0③互補式輸出的反相器，當D=0時，E=1及F=0④互補式輸出的反相器，當D=1時，E=0及F=1。



23. (24) 如下圖所示，下列敘述何者正確？①T1為NMOS元件②T1為PMOS元件③T2為PMOS元件④T2為NMOS元件。



24. (12) 下列圖示哪些是與光電有關的組件？① ② ③ ④

25. (13) 下列圖示哪些為被動元件？① ② ③ ④

26. (34) 下列圖示哪些為主動元件？① ② ③ ④

27. (124) 下列何者是屬於閘流體(Thyristor)裝置？
① ② ③ ④

28. (24) 依據美國國家標準協會(ANSI)編製的標準流程圖符號，下列符號表示何者正確？
①處理 ②迴圈 ③判斷 ④結束

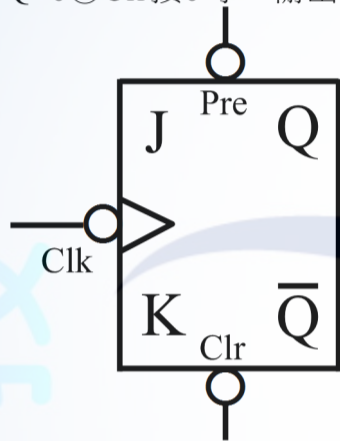
29. (23) 下列何者工作於逆向偏壓？
① ② ③ ④

30. (13) 有關印刷電路板元件面的安排與繪製，下列敘述何者正確？①以IC或電晶體位置為中心向外安排其他元件②IC依形狀擺放不需特別標示腳位③連接器必須標示第一腳位④並排電阻盡量靠近以節省空間及連接線。

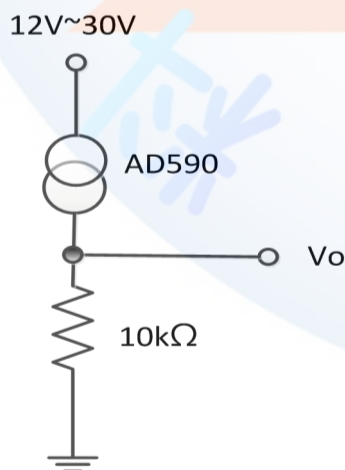
11700數位電子 乙級 工作項目02：零組件

1. (4) 下列何種IC不能由使用者規劃其內容①EEPROM②EPROM③PROM④MASKROM。
2. (4) 霍爾晶片可檢知①照度②溫度③濕度④磁場 的大小。
3. (3) EPROM以標準燒錄法燒錄資料時，其燒錄脈波寬度為①5msec②10msec③50msec④100msec。
4. (3) 下列何種A/D轉換器的轉換速度最快①雙斜波式②計數式③並列式④逐次漸近式。
5. (4) J型（IC型）熱電耦其正線為何種金屬①銅②鋁③鎳④鐵。
6. (2) SCR控制電路，常見並聯一個二極體在SCR的閘極與陰極之間，此二極體作用是①減少觸發電流②保護SCR③消除干擾④加快SCR轉換速度。
7. (1) 熱電耦(thermocouple)之輸出信號型式為①mV②mA③Ω④A。
8. (4) 正常的TRIAC，其G極對MT1極呈現①高電阻②高電壓狀態③高電流狀態④低電阻。
9. (4) 若步進馬達每一步階轉7.5度，則步進馬達轉一圈所需之步階數為幾步？①12②24③36④48。
10. (2) 8255IC為下列所示中之何種元件？①UART②PIO③RAM④ROM。
11. (1) 在精密儀表中所使用的電阻，最不需要考慮下列哪個因素？①瓦特數②溫度係數③長期的安定性④精密度。
12. (1) 下列四種TTL，何者的速度最快？①蕭特基TTL②低功率TTL③標準TTL④低功率蕭特基TTL。
13. (3) 一般的數位元件中，何種輸出結構較適合大電流之輸出？①圖騰柱輸出②三態式輸出③開路集極式輸出④單端式輸出。

14. (4) 雙極性電晶體在數位電路中是作為下列何種之用途？①混波②放大③整流④開關。
15. (4) 2SK30之電子元件為①PNP型電晶體②NPN型電晶體③P通道FET④N通道FET。
16. (4) 某電子元件之特性曲線係以電荷和電壓為座標軸表示時，則此元件為①電晶體②變壓器③電感器④電容器。
17. (3) 以下何種電阻器大多使用於要求長期穩定性、精確度、信賴性的測試儀器上①水泥電阻②碳膜電阻③金屬皮膜電阻④線繞電阻。
18. (1) 類比電路中，只講求比率精確度（相對精確度）時，以何種電阻器最適合①集合電阻（排阻）②碳膜電阻③水泥電阻④金屬皮膜電阻。
19. (134) 依據日本工業標準(JIS)之電晶體編號規定，編號2SB101A具有哪些含意？①“2”表示電晶體、FET、SCR或UJT等類別②“B”表示NPN低頻用電晶體材質③“101”僅是登記之號碼④“A”表示改良的版本。
20. (234) 含有一個小數點的七段顯示器為①9隻接腳②10隻接腳③CA型或CK型④8顆LED所組成。
21. (23) 如下圖所示，下列敘述何者正確？①Pre接0時，輸出Q=0②Pre接0時，輸出Q=1③Clr接0時，輸出Q=0④Clr接0時，輸出Q=1。



22. (12) 下列何者是穩壓IC的型號類別？①LM78XX②LD1117-XX③NE555-X④EPM3064-ALCXX。
23. (123) 有關固態繼電器（SolidStateRelay）的敘述，下列何者正確？①一種電子式無接點開關②內部含有發光二極體與光電晶體組成光耦合器③利用低電壓控制高電壓之驅動裝置④利用高電流控制低電流之驅動裝置。
24. (14) 下圖中，感溫IC AD590的溫度係數為 $1 \mu A/^{\circ}K$ ， $25^{\circ}C$ 時其端電流為 $298.2 \mu A$ ，則下列敘述何者正確？① $0^{\circ}C$ 時，其端電流為 $273.2 \mu A$ ② $0^{\circ}C$ 時， $V_o=0V$ ③ $15^{\circ}C$ 時， $V_o=0.15V$ ④ $25^{\circ}C$ 時， $V_o=2.982V$ 。



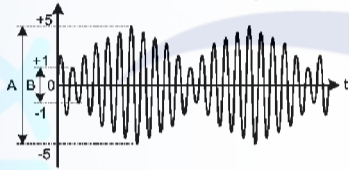
25. (13) 若白金感溫電阻Pt100之電阻溫度係數為 $3850 \text{ppm}/^{\circ}C$ ，下列敘述何者正確？①每 $1^{\circ}C$ 電阻變化量為 0.385Ω ②每 $1^{\circ}C$ 電阻變化量為 3.85Ω ③ $0^{\circ}C$ 時，其電阻值為 100Ω ④常溫 $25^{\circ}C$ 時，其電阻值為 100Ω 。
26. (123) 有關電容器之使用特性，下列敘述何者正確？①電解電容有極性之分，可供濾波電路使用②雲母電容無極性之分，穩定性高常用於高頻之調諧電路③紙質電容無極性之分，常用於馬達電路及低頻電路④鉭質電容有極性之分，用於時間常數及高頻電路。
27. (123) 應用於感測器模組中，除微控制器外尚會使用下列哪幾項元件？①現場可程式化邏輯閘陣列(Field-Programmable Gate Arrays, FPGA)②複雜的可規劃邏輯元件(Complex Programmable Logic Device, CPLD)③特殊應用積體電路(Application-Specific Integrated Circuit, ASIC)④中央處理器(Central Processing Unit, CPU)。

28. (14) 常用的陶瓷及薄膜電容器代碼標示，下列敘述何者正確？①102J是指電容值為 $10 \times 10^2 \text{ pf} \pm 5\%$ ②221M是指電容值為 $22 \times 10^1 \text{ pf} \pm 15\%$ ③104G是指電容值為 $10 \times 10^4 \text{ pf} \pm 1\%$ ④100K是指電容值為 $100 \text{ pf} \pm 10\%$ 。
29. (13) 有關電荷電位描述，下列敘述何者正確？①愈靠近正電荷處電位愈高②有方向性③距電場無窮遠處之電位為零④與溫度成正比。
30. (123) 在運算放大器 $\mu\text{A}741$ 的內部電路中，包含下列哪些電路？①輸入級②輸出級③放大級④穩壓級。
31. (234) 熱敏電阻分為熱阻器及敏阻器兩類，下列敘述何者正確？①熱阻器屬正溫度係數②敏阻器屬正溫度係數③熱阻器常用來做溫度測定④敏阻器常用來測過熱現象。

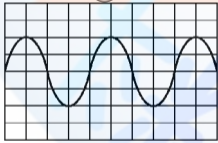
11700數位電子 乙級 工作項目03：電子儀表

1. (3) 示波器CRT之偏向靈敏度(Deflection Sensitivity)為 0.2 mm/V 。若欲產生2英吋之偏向(Deflection)時，需多少之電壓？①25.4V②40V③254V④400V。
2. (1) 十二位元之二進制輸入，若滿額輸出電壓為10V，那麼最小轉換值約為①2.5mV②4.8mV③10mV④12mV。
3. (4) 四位半之DMM，至少需使用多少位元之A/D轉換器？①10位元②12位元③14位元④15位元。
4. (1) 三用電表內部使用1mA， 5Ω 之永磁動圈式(PMMC)表頭，在使用50V電壓檔時，其輸入阻抗為①50K Ω ②100K Ω ③500K Ω ④1M Ω 。
5. (4) 下列哪一種振盪器的穩定度(Stability)最高？①一般石英晶體②韋恩電橋式③LC諧振電路④溫度補償石英晶體。
6. (4) 數位儲存示波器不需使用下列哪種元件？①A/D②D/A③記憶體④鋸齒波產生器。
7. (2) 示波器上之正弦波之峰對峰值為6.4cm，若此時之垂直靈敏度選擇在 2 V/cm ，則待測波形之電壓 V_{rms} 等於①3V②4.5V③6.4V④7.5V。
8. (2) 一方波之週期在CRT之顯示為6cm，若示波器水平時基旋鈕選擇為 $30 \mu \text{ s/cm}$ ，則此一方波之頻率為①556Hz②5.56KHz③55.6KHz④556KHz。
9. (3) 量測1GHz之信號波形時，使用哪種儀器較適宜？①記錄器②計頻器③取樣示波器④XY示波器。
10. (1) 平均值式(Average-type)之DMM，可以量取下列哪一種AC波形之電壓？①正弦波②三角波③方波④失真之正弦波。
11. (1) 以數位LCR表測量 $Z=R+jX$ 之阻抗時，其Q值為① X/R ② R/X ③ X/Z ④ R/Z 。
12. (1) GPIB界面之函數波產生器至少需具備下列哪一種功能？①收聽者(Listener)②發言者(Talker)③控制者(controller)④傳送者(source)。
13. (1) 示波器之CRT中用來當作聚焦(Focus)控制的部分為①第一陽極②第二陽極③柵極④陰極。
14. (3) 測量 600Ω 負載之兩端為0dbm時，其端電壓為①0.636V②0.707V③0.775V④1.414V。
15. (1) 邏輯分析儀之同步模式通常使用在①狀態分析②時序分析③暫態信號分析④頻率計數。
16. (1) 示波器使用INT(Internal)觸發模式時，其觸發信號之來源為①垂直放大器②水平放大器③AC電源信號④外部(EXT)信號。
17. (4) 一般數位電表(DMM)在量測下列哪種參數時最為準確？①R②ACV③DCA④DCV。
18. (2) 八位數(8digit)計頻器之解析度為①0.001ppm②0.01ppm③1ppm④10ppm。
19. (2) 三位半電表之解析度為①0.1%②0.05%③0.01%④0.005%。
20. (2) IEEE-488標準界面規定之匯流排總長度限制最多為①10②20③30④40 公尺。
21. (4) 三用表之誤差若為 $\pm 2\% \text{ FS}$ (Fullscale)，若使用50V電壓檔所量測之讀數為20V時，其實際誤差為① $\pm 1\%$ ② $\pm 2\%$ ③ $\pm 3\%$ ④ $\pm 5\%$ 。
22. (2) 數位儲存示波器內部一定需要使用下列哪種電路①RC振盪電路②A/D轉換電路③觸發掃描電路④Z軸調變電路。
23. (2) 示波器在量測高頻信號時，一般需使用哪種模式①CHOP②ALT③A+B④A-B。
24. (4) 以數位LCR表量測電感時，其顯示之電感值①與量測頻率無關②與電壓偏壓成正比③與通過之電流成反比④隨量測頻率不同而有差異。
25. (3) 示波器之CRT用來當作亮度控制之部分為①第一陽極②第二陽極③柵極④陰極。
26. (2) 示波器之水平掃描信號通常使用①三角波②鋸齒波③正弦波④方波。
27. (3) 計頻器之時基為10ms，而量測之總計數為1500count時，表示外加信號之頻率為①150MHz②15MHz③150KHz④15KHz。

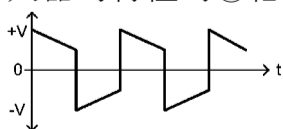
28. (1) RS-232之資料接收線有幾條？①1②4③8④16。
29. (3) 負載阻抗為 50Ω 之函數波信號產生器之輸出準位為10dbm時，其電壓為①7.07V②1V③0.707V④70.7mV。
30. (2) 典型函數波產生器之正弦波整形器(SineShaper)之功用為①將正弦波變為三角波②將三角波變為正弦波③將方波變為正弦波④將鋸齒波變為正弦波。
31. (2) 邏輯分析儀同步模式(Syncmode)之資料取樣係使用①內部時脈②外加時脈③觸發信號④時脈限定子(clockqualifier)。
32. (3) 示波器之Z軸調變係控制CRT電子束之①垂直位置②水平位置③亮度④靈敏度。
33. (3) 一般數位電壓表之輸入阻抗為① 600Ω ② $1M\Omega$ ③ $10M\Omega$ ④ $100M\Omega$ 。
34. (4) 射極隨耦電路在電子儀表中主要是擔任下列何種作用？①電壓放大②振盪③整流④阻抗匹配。
35. (4) 下列何者為測試系統中之轉換器(transducer)的用途？①將數位信號轉換為類比信號②將類比信號轉換為數位信號③將電氣的信號轉換為非電氣的信號④將非電氣的信號轉換為電氣的信號。
36. (3) 當示波器的水平與垂直偏向板皆無信號時，螢光幕所顯示的圖形應為下列何者？①無光域②一圓形③一點④一水平線。
37. (1) 下列何者為照度計之單位？①勒克斯(lux)②安培(A)③流明(lm)④燭光/平方公尺(cd/m²)。
38. (4) 下列何者不是數位電表(DMM)的優點？①消除讀取誤差②易於讀取測量值③高精確度④可判別各種閘流體。
39. (4) 如下圖所示之調幅波，若 $A=10V_{p-p}$ 、 $B=2V_{p-p}$ 時，其調變百分比為何？①2%②10%③50%④67%。



40. (1) 電晶體基極輸入下列何種波形時，可在示波器上顯示多條電晶體共射極輸出曲線？①階梯波②三角波③正弦波④方波。
41. (3) 線性IC測試器最常用來測量下列何種IC？①A/D轉換IC②D/A轉換IC③運算放大器④穩壓IC。
42. (2) 一般函數波信號產生器，採用下列何者作為基本的振盪電路？①相移振盪器②三角波振盪器③考畢子振盪器④韋恩振盪器。
43. (1) 有一正弦波信號 $v(t)=2\sin 628t$ ，不經衰減直接加到示波器垂直輸入端，在不使用水平放大增益，且微調旋鈕也置於校正位置時，若示波器所顯示的波形如下圖所示，則示波器水平與垂直旋鈕應分別是撥在下列何種位置？①2.5ms/DIV、1V/DIV②2.5ms/DIV、2V/DIV③5ms/DIV、2V/DIV④2ms/DIV、1V/DIV。



44. (4) 若以單一頻率信號輸入到放大器中，以測其大致的頻率響應情形時，宜用下列何種波形測量？①正弦波②三角波③鋸齒波④方波。
45. (1) 電容器是否漏電，可用三用電表的何檔測試較為簡便？① Ω 檔②DCV檔③ACV檔④DCA檔。
46. (2) 高阻計(MeggerMeter)是用來量測①接地電阻②絕緣電阻③電解液電阻④導線電阻。
47. (2) 2.5級的指針式電表，表示該儀器的精確度為①滿刻度的 ± 2.5 個單位②滿刻度的 $\pm 2.5\%$ 單位③任一點的 ± 2.5 個單位④任一點的 $\pm 2.5\%$ 單位。
48. (1) 二線式(A', B')測溫感知器若使用在三線式(A-B-b)儀器時，應該①A'接A，B'接B與b②B與b短路③B端不接④A'接A與b，B'接B。
49. (4) 波形分析儀(WaveAnalyzer)的濾波器為①低通濾波器(LowPassFilter)②高通濾波器(HighPassFilter)③帶阻濾波器(BandStopFilter)④帶通濾波器(BandPassFilter)。
50. (1) 以標準方波信號輸入放大器的輸入端，由示波器觀測放大器輸出端的信號如下圖所示時，顯示放大器的特性為①低頻響應不足②低頻響應過大③高頻響應不足④高頻響應過大。

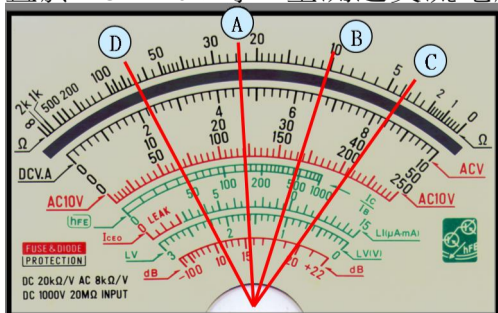


51. (1) 以三用電表的直流電壓檔(DCV)測量1KHz，6伏特交流電壓時，指針指示在①0②6③8.5④10伏特位置。

52. (2) 測量某小段銅線的電阻值時應用①惠斯登電橋②愷爾文電橋③RLC電表④數位式三用電表 最為適宜。
53. (3) 若示波器的時基(TimeBase)設定在 $1 \mu\text{S}/\text{cm}$ 時，現觀測某波形水平每週期為 4cm ，垂直峰到峰值振幅佔 2cm 時，則此觀測波形的頻率為①25②100③250④500 KHz。
54. (3) 示波器顯示方波的上升時間(risetime)是 $0.5 \mu\text{s}$ ，若示波器本身的上升時間是 $0.3 \mu\text{s}$ ，則該方波實際的上升時間為① $0.2 \mu\text{s}$ ② $0.3 \mu\text{s}$ ③ $0.4 \mu\text{s}$ ④ $0.5 \mu\text{s}$ 。
55. (4) 邏輯分析儀的顯示方式有狀態顯示，請問下列顯示待測信號方式何者為誤？①以二進位表示②以十六進位表示③以ASCII表示④以BIG-5表示。
56. (1) 放大器的測量結果常以分貝(dB)來表示，下列何者為誤？
 ① $P_{dB} = 20 \log(P_o / P_i)$ ② $V_{dB} = 20 \log(V_o / V_i)$ ③ $P_{dB} = 10 \log(P_o / P_i)$ ④ $I_{dB} = 20 \log(I_o / I_i)$ 。
57. (3) 下列何者不是數位式電表應具備的特性？①輸入阻抗高②輸入雜散電容小③需要有高靈敏度的表頭④可測量任意的波形的峰對峰值。
58. (4) 頻率計數器的閘控時間(gatetime)愈長，下列何者為誤①會得到愈準確的頻率計數值②需要較多的計數位數③需要較長的測量時間④較易閱讀。
59. (2) 數位式計數器，其儀器本身所產生的誤差，下列何者為誤？①計數誤差②人為誤差③時基誤差④觸發誤差。
60. (4) 下列何者非IEEE-488的介面電路架構①資料匯流排(datalines)②交握式控制線(handshakelines)③通用介面管理線(interfacemanagementlines)④位址匯流排(addresslines)。
61. (1) 電子裝置均為雜訊電波的主要來源，下列改善雜訊的方法何者為誤①雜訊存在但功能正常則不予理會②修改電路③電路加上屏障④改善電路配置。
62. (24) IEEE-488標準介面的相關規定中，下列敘述何者正確？①屬於儀器中的串列通信介面②可連接的儀器裝置最多不能超過15台③各裝置間的通信距離不能超過20公尺④傳輸的信號為標準TTL位準，且採用負邏輯方式。
63. (13) 一般電路模擬軟體工具為避免量測電壓時而產生負載效應，其電壓表的內阻合理設定值可為①10G②1M③1G④100K。
64. (13) 一般指針式電表內部不裝電池時，可用來量測①電壓值②電阻值③電流值④電感值。
65. (123) 三用電表主要功能是用來量測下列哪幾種物理量？①電壓(Volt)②電阻(Ohm)③電流(Ampere)④電容(Fara)。
66. (124) 下列敘述何者正確？①電壓表之靈敏度通常以歐姆伏特比(Ω/V)表示②電壓表之內阻值愈大，則靈敏度愈佳③電流表內阻值愈大，則負載效應愈小④瓦特表係同時測量待測物的電壓與電流值而獲得待測物之消耗功率。
67. (13) 使用日系指針式三用電表時，下列敘述何者正確？①量測電壓時，電表與待測者並聯②量測電流時，電表與待測者並聯③量測電阻時，電表需先作歸零④設定於歐姆檔時，紅、黑色測試棒分別代表內部電池的正端與負端。
68. (12) 如圖直流電源供應器使用，下列敘述何者正確？①獨立模式：可分別調整輸出電壓及限定電流的大小②串聯追蹤模式：兩組電源的輸出電壓值相同，並由CH1主電源輸出調整鈕控制電壓大小③並聯追蹤模式：輸出電壓與最大電流完全由CH1控制，可提供最多一倍的電流輸出④輸出控制開關OFF時輸出端隔離，無電壓輸出也無法顯示設定的最大電流。



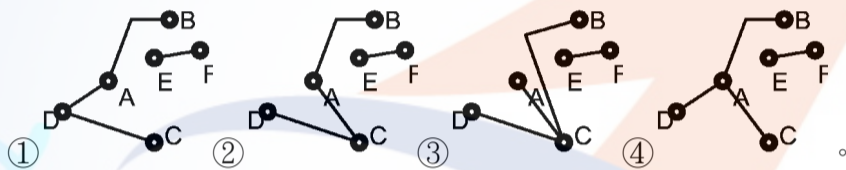
69. (123) 使用三用電表量測某電路各點結果分別如下圖A、B、C、D所示，下列之判讀何者正確？①當指針偏轉於圖中A所示位置且檔數置於ACV 1000V時，量測之交流電壓值約為460V②當指針偏轉於圖中B所示位置且檔數置於ACV 250V時，量測之交流電壓值約為165V③當指針偏轉於圖中C所示位置且檔數置於ACV 50V時，量測之交流電壓值約為42V④當指針偏轉於圖中D所示位置且檔數置於ACV 10V時，量測之交流電壓值約為3.3V。



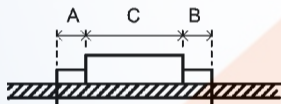
70. (12) 若將一大小為60伏特之直流電壓源加至兩個電阻大小分別為5歐姆與10歐姆且串聯之電阻電路，下列敘述何者正確？①總電阻等於15歐姆②總電流等於4安培③5歐姆上的壓降為40伏特④10歐姆上的壓降為20伏特。
71. (13) 有關示波器被動式探棒及主動式探棒的比較，下列敘述何者正確？①主動式探棒適合高速訊號②被動式探棒適合高速訊號③主動式探棒適合低電壓邏輯訊號④被動式探棒負載效應較小。
72. (234) 有三個都是6歐姆的電阻，下列敘述何者正確？①兩個串聯後再與第三個並聯時電阻為6歐姆②兩個串聯後再與第三個並聯時電阻為4歐姆③兩個並聯後再與第三個串聯時電阻為9歐姆④全部電阻並聯時電阻為2歐姆。

11700數位電子 乙級 工作項目04：電子工作法

1. (4) 現場儀器於管理安裝位置時，可以不必考慮的項目為①方便觀測\維護②測量點距離③安全防護④集中。
2. (3) 將一只2W之電阻裝配在PC板上時，以何種方式較適宜？①緊貼在PC板上②距PC板0.3mm③距PC板3mm④距PC板3cm。
3. (4) 下圖PC板佈線，A、B、C、D四銲點需接通，另EF兩銲點亦須接通，何者佈線較適宜



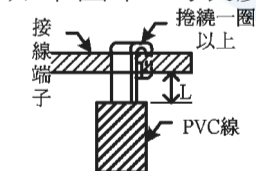
4. (1) 調整電源供應器的限流大小時，先將電壓調整好，再將正、負輸出端短路，觀察電流表之指示並以限流調整旋鈕調整限流大小是①調整限流時之必要正確動作②不正確之動作，但不會損壞儀器③不正確之動作，且會損壞儀器④會將保險絲燒斷。
5. (4) 下列何者工作方法為不正確①大鑽頭宜採用低速度鑽孔②清除銼刀齒上之銼屑應用鋼刷③鑽孔前，應用中心衝先在鑽孔中心打出一凹孔④使用砂輪機，應對正砂輪站立。
6. (2) 如下圖A、B長度之差要在①0.1mm以下②1mm以下③5mm以下④10mm以下。



7. (3) 電烙鐵頭在使用前應調整其溫度保持在約①200°C②250°C③300°C④350°C。
8. (1) 如下圖中，d的長度是從圓點邊緣算起，不得超過①0.5mm②2mm③5mm④5cm。

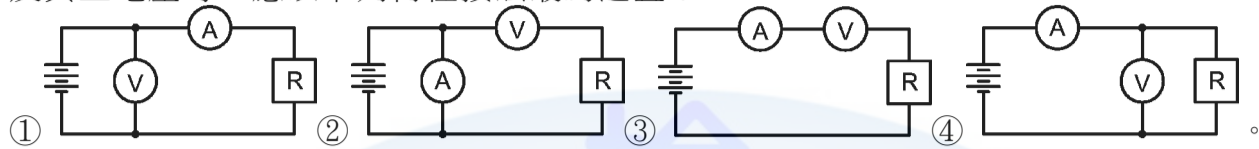


9. (3) 如下圖中L的長度要在①0.1mm以下②0.5mm以下③2mm以下④10mm以下。



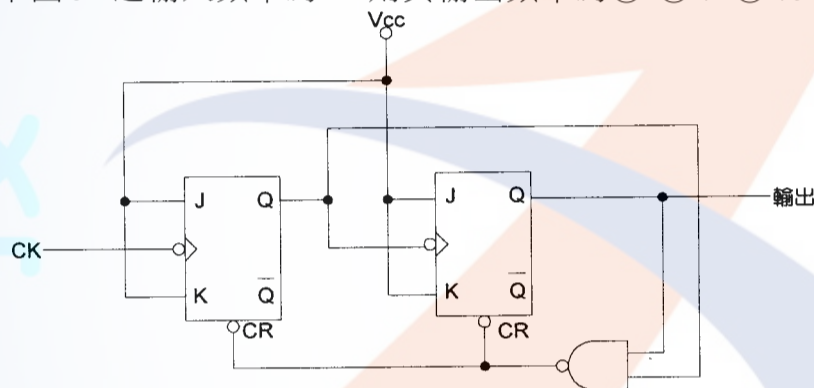
10. (1) 於鋸切材料時，鋸條應如何選用？①材料愈薄應用愈多齒之鋸條②材料愈厚應用愈多齒之鋸條③材料愈薄應用愈少齒之鋸條④與材料的厚薄無關。
11. (1) 銼削如銅、鋁等軟金屬等，銼齒應如何選用？①粗銼②中銼③細銼④均可。
12. (2) 為避免產生電磁干擾，印刷電路板中之接地迴路應如何？①須為一封閉之迴路②不可為一迴閉之迴路③只要不構成線圈狀即可④無所謂。
13. (3) 松香的主要功能為何？①除去油汙②除去腐蝕物③除去氧化膜④降低銲錫熔點。
14. (1) 在鑽孔時，離所鑽之孔最遠的工作物件端應置於何處？①工作者左側②工作者右側③工作者前方④均可。
15. (2) 鑽頭迴轉一圈所進入工件的距離稱為進刀量，鑽削硬材料之進刀量應較軟材料如何？①大②小③相等④無關。

16. (4) 以一般電流表A(內阻=0.5Ω)及電壓表V(內阻=1MΩ)同時測量流過低阻抗元件R(阻值=1Ω)之電流及其上電壓時，應以下列何種接法最為適宜？

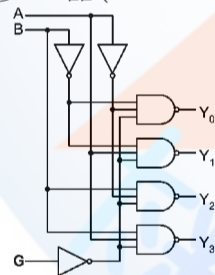


17. (2) 某一橋式整流電路輸出為12伏特的直流電壓時，則電路中二極體的耐壓值最小應選擇①24②20③18④12 伏特方可。
18. (1) 使用ICE線上電路實體模擬器，其接腳應插入下列何者之腳座①CPU②RAM③CTC④PIO。
19. (1) 配線端點焊接時，端點與導線PVC絕緣皮之間距，應保持在①0.5mm~2mm②2mm~5mm③0.5cm~2cm④2cm~5cm。
20. (2) 在實施變壓器端點銲接前，導線應先在端點上捲繞①0.5~1匝②1~1.5匝③2~3匝④3~4匝。
21. (1) 配線完成後，兩條以上導線即應予以束線，而束線應每隔多少距離內束線一次？①30mm②40mm③50mm④60mm。
22. (2) 束線時，遇有導線欲分歧時，束線匝應匝在分歧點的位置為？①後面②前面③兩邊都匝④不限定。
23. (1) 使用塑膠質束線帶來束線後，應將尾端多餘線帶剪除，殘留量至少應在多少距離以內？①1mm②2mm③3mm④4mm。
24. (2) 熱縮絕緣的目的是為防止交流電源意外感電，所以一般機器中，AC110V電源的控制元件，如電源開關、保險絲等，都需要予以①1層②2層③3層④4層 熱縮絕緣保護。
25. (3) 在安裝機電元件時，為使其不易鬆脫，會在平墊圈內加裝一個①銲片②絕緣墊圈③彈簧墊圈④螺絲帽。
26. (3) 配線時信號線應使用①單芯線②多芯線③隔離線④裸銅線 來配置。
27. (3) 功率電晶體裝配在散熱片時，絕緣墊圈應裝配在哪個位置？①螺絲與功率電晶體外殼之間②功率電晶體與雲母墊片之間③散熱片與螺帽之間④不需安裝。
28. (123) 有關PVC導線規格及導線作業，下列敘述何者正確？①其規格中的安全電流量係以周圍溫度35°C為準②應使用PVC絕緣膠帶纏繞連接部分並掩護原導體之絕緣外皮15公厘以上③如規格標示22mm²，表示其為多股絞線④絞線接於開關時，如在線頭加焊錫或使用壓接端子，可降低耐張強度。
29. (14) 使用鉗子剪線時，應注意①鉗口凹槽應朝外②鉗口凹槽應朝內③線頭應朝上④線頭應朝下。
30. (134) 有關電子工作法的敘述，下列何者正確？①斜口鉗在電子元件裝配後，剪除多餘的導線②使用指針式三用電表測量電壓時，會撥在歐姆檔最高檔位，以免電表燒毀③驗電起子可用來判別380V以下的交流電壓④IC拆除後，可用吸錫線(絲)來吸取多餘之焊錫。
31. (12) 下列哪些化學物質常用於錫焊接時之助焊劑？①松香②氯化銨③氯化鐵④氯化銅。
32. (13) 使用一般電路圖繪圖工具軟體時，下列敘述何者正確？①輸入信號端子在左方，輸出信號端子在右方②輸入信號端子在右方，輸出信號端子在左方③電源正端在上方、負端在下方④電源正端在下方、負端在上方。
33. (34) 依據PC板裝配原則，下列敘述何者正確？①先裝較高的元件，次裝較矮的元件②易受雜訊干擾之電路，其裝配位置應儘量靠近電源③裸銅線焊接於電路板上時，彎曲角度以90°與45°為原則④在安裝較大瓦特值的電阻器時，必須要與PC板保持散熱距離。
34. (124) 依據本職類技能檢定焊接作業規則，下列敘述何者正確？①焊接面須使用裸銅線，且其間距不得小於2.5mm②焊接後之接腳長度不得超過0.5mm，但IC座不需剪除③裸銅線轉折處應焊接，且兩焊點間之空點不得超過10個④焊接時銲錫量應適中，不得有氣泡及冷焊現象。
35. (123) 使用萬用板裝配電子元件並加以焊接時，下列敘述何者正確？①小型元件優先裝配②裸銅線應平貼板面③裸銅線轉折處必須焊接④1W以上電阻器需平貼板面。
36. (23) 使用鑽床於鑽孔作業時，應注意的事項，下列何者正確？①大鑽頭宜採用高轉速鑽孔②鑽孔前應先用中心衝在鑽孔中心，打一個定位孔③鑽較大孔時，可先以小鑽頭導孔，再進行鑽孔④鑽孔時，為避免手受傷，可以帶手套工作。
37. (23) 世界知名組織對無鉛焊錫的定義，下列何者正確？①美國 JEDEC： $<0.5 \text{ wt \% Pb}$ ②日本 JEIDA： $<0.1 \text{ wt \% Pb}$ ③歐盟 EU ELVD： $<0.1 \text{ wt \% Pb}$ ④國際 OPEC： $<0.05 \text{ wt \% Pb}$ 。

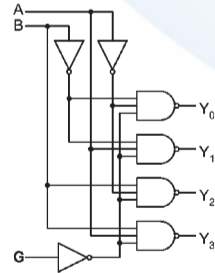
1. (4) 二進制10110相當於八進制的①16②20③22④26。
2. (3) $X=A'B'C'+A'B'C+AB'C'+AB'C$ 可化簡為① $X=A+C$ ② $AB=AC$ ③ $B'A$ ④ A 。
3. (2) 在邊緣觸發型正反器中，資料輸入必須比時脈(clock)觸發邊緣先到之最小時間，稱為①保持時間(holdtime)②設置時間(set-up time)③延遲時間(delay time)④傳輸時間(Propagation time)。
4. (1) 下列何種邏輯閘可接成線接或閘(Wired-OR)①開集極閘②三狀態閘③傳輸閘(transmission gate)④圖騰柱輸出閘。
5. (3) 00111001(2)相當於十進制的①31②39③57④105。
6. (1) 對J-K正反器而言，下列何者為誤？①當 $J=0, K=0$ 則 $Q_{n+1}=0$ ②當 $J=1, K=1$ 則 $Q_{n+1}=Q^n$ ③當 $J=1, K=0$ 則 $Q_{n+1}=1$ ④當 $J=0, K=1$ 則 $Q_{n+1}=0$ 。
7. (2) 利用4位元二進制加法器做BCD碼加法運算時，若結果超過9，應加①5②6③10④16來調整。
8. (1) 38.25(10)轉換為BCD碼應為①00111000.00100101②100110.11001③100110.1100④1110111.1001。
9. (4) 在下列TTL編號中何者具有最快的交換速度①74Hxx②74LSxx③74xx④74Sxx。
10. (3) 具有4Kbyte記憶容量之記憶體其至少需具有多少位址線①10②11③12④13。
11. (2) 下列記憶體中何者需以紫外線來消除其原有資料？①PROM②EPROM③EEPROM④DRAM。
12. (3) 下圖CK之輸入頻率為 f ，則其輸出頻率為① f ② $f/2$ ③ $f/3$ ④ $f/4$ 。



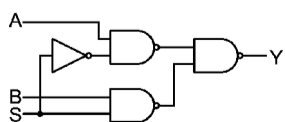
13. (2) 如下圖中所示電路可做何使用？①編碼器(encoder)或多工器(multiplexer)②解碼器(decoder)或解多工器(demultiplexer)③比較器④編碼器。



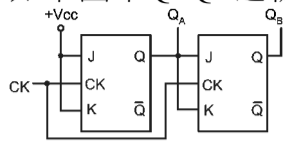
14. (3) 下圖中當 $G=0$ ，且 $A=1, B=0$ 時，則其輸出 $Y_3Y_2Y_1Y_0$ 應為①1111②0000③1101④0010。



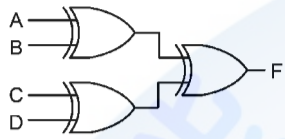
15. (3) 3.625轉換為二進制應等於①101.101②11.0101③11.101④11.10011001。
16. (2) 在TTL電路中下列何者正確
① $V_{IH} \geq 2.4V, V_{IL} \leq 0.4V$ ② $V_{IH} \geq 2.0V, V_{IL} \leq 0.8V$ ③ $V_{IH} \geq 2.4V, V_{IL} \leq 0.8V$ ④ $V_{IH} \geq 2.0V, V_{IL} \leq 0.4V$ 。
17. (4) 泛用型暫存器(Universal register)不具下列哪項功能？①串入一串出，並入一並出②並入一串出，並入一並出③左、右移位④加法器。
18. (2) 如下圖所示Y之結果為① $(S'+A)(S+B)$ ② $S'A+SB$ ③ $S'A'+SB$ ④ $(S'A)(S+B)$ 。



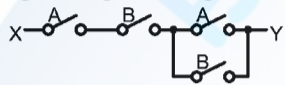
19. (1) 如下圖中QBQA之輸出狀態依序為①00,01,10,11②00,11,01,10③00,11,10,01④11,10,00,01。



20. (1) 如下圖所示電路，其邏輯關係式為① $F=A \oplus B \oplus C \oplus D$ ② $F=A \odot B \odot C \odot D$ ③ $F=ABCD$ ④ $F=A+B+C+D$ 。



21. (1) 若開關開路視為邏輯0，通路視為邏輯1，則如下圖所示電路X至Y電路的邏輯式為① AB ② $A+B$ ③ $AB+(A+B)$ ④ $(A+B)'+AB$ 。

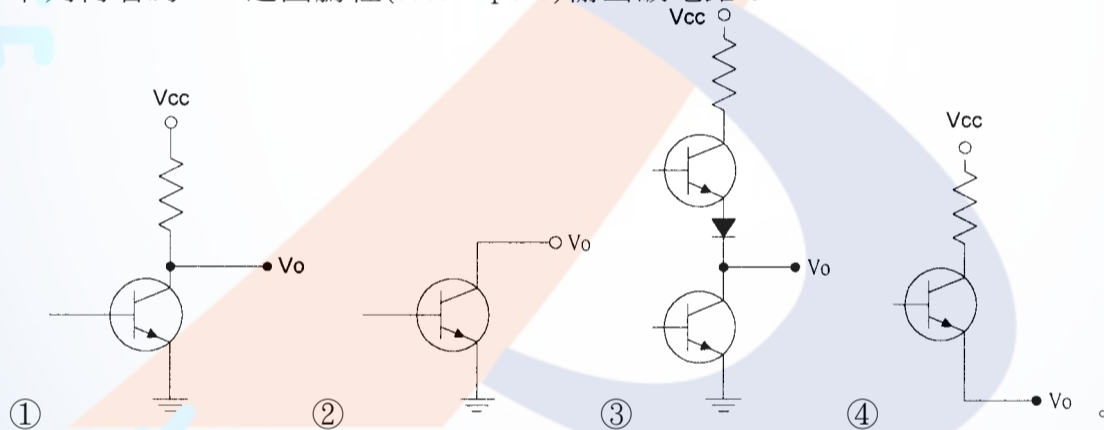


22. (2) 如下所示之卡諾圖，下列何者為化簡後的結果① $f=C'D+CD'+B'C+A'B'$ ② $f=AB'+A'B+D'$ ③ $f=(B+C'+D')(B+C+D)$ ④ $f=A'C'+C'D+CD'+AB$ 。

	AB				
	00	01	11	10	
CD	00	1	1	X	X
	01	X	1	0	1
	11	0	1	0	1
	10	X	X	1	1

23. (3) 低功率蕭特基TTL(74LS)的傳播延遲(propagation delay)約為① $1 \mu s$ ② $100ns$ ③ $10ns$ ④ $1ns$ 。

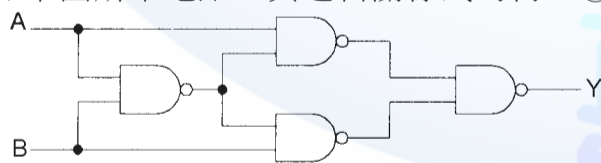
24. (3) 下列何者為TTL之圖騰柱(totem-pole)輸出級電路？



25. (4) IC74LS90J中的字母J代表下列何種意義？①IC的誤差等級②IC的工作溫度③IC工作電流的範圍④包裝的類別。

26. (1) 下列何者為布林代數式 $XY+X'Z+YZ$ 之化簡後的結果？① $XY+X'Z$ ② $XY+YZ$ ③ $X'Z+YZ$ ④ $X+Y+Z$ 。

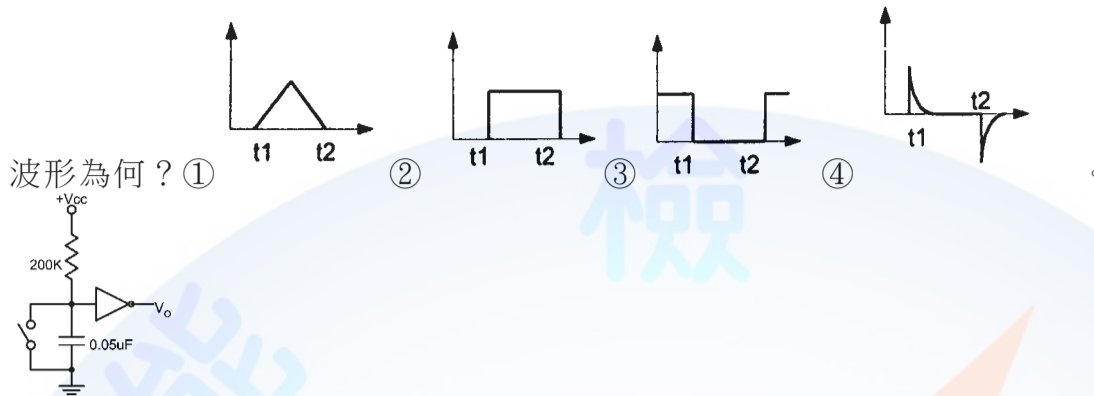
27. (1) 如下圖所示電路，其邏輯關係式為何？① $Y=A \oplus B$ ② $Y=A+B$ ③ $Y=AB$ ④ $Y=(A+B)(A+B)'$ 。



28. (1) 如下所示之卡諾圖，下列何者為化簡後的結果？① $f(A,B,C)=A'+B$ ② $f(A,B,C)=A+B'$ ③ $f(A,B,C)=A'+B+C$ ④ $f(A,B,C)=A+B'+C$ 。

	AB				
	00	01	11	10	
C	0	1	X	X	X
	1	1	X	1	0

29. (2) 如下圖所示電路中之開關為常開(normally open)，若開關在t1時按下，而後在t2時放開，則其輸出



波形為何？①

②

③

④

30. (4) 根據狄莫根定理，可將 $(AB+BC+CA)'$ 改寫成下列何者？
 ① $(AB)'+(BC)'+(CA)'$ ② $(A+B)'((B+C)(C+A))'$ ③ $(A+B)'(B+C)'(C+A)'$ ④ $(AB)'(BC)'(CA)'$ 。

31. (2) $A \oplus A$ 可以等於下列何者？①1 ②0 ③A ④A'。

32. (4) CMOS邏輯電路的特點為①供給電源電壓範圍小 ②交換速度比TTLIC快 ③雜訊免疫性最差 ④消耗功率極小。

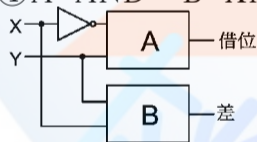
33. (3) 某數位電路之輸入為A與B端，輸出為X與Y端，其真值表如下表所示，則此邏輯電路為①RS正反器 ②JK正反器 ③半加器 ④全加器。

A	B	X	Y
1	1	1	0
0	0	0	0
0	1	0	1
1	0	0	1

34. (2) 下列何者為順序邏輯電路？①PLA ②移位暫存器 ③加法器 ④解碼器。

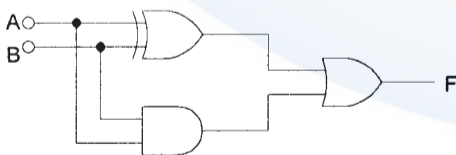
35. (2) 布林函數 $F(A, B, C) = A'B'C' + A'B'C + AB'C' + AB'C + ABC'$ 化簡為 $F =$ ① $B+AC'$ ② $B'+AC'$ ③ $B'+A'C$ ④ $B+A'C$ 。

36. (3) 如下圖所示為半減器結構時，A與B分別為
 ① $A=XOR, B=AND$ ② $A=XNOR, B=AND$ ③ $A=AND, B=XOR$
 ④ $A=AND, B=XNOR$ 。



37. (4) 已知某單擊器的工作週期為80%，且輸出脈衝寬度為 $100 \mu S$ ，則輸入到此單擊器之兩觸發信號間的最短時間為① $25 \mu S$ ② $50 \mu S$ ③ $75 \mu S$ ④ $125 \mu S$ 。

38. (1) 如下圖所示之邏輯電路，輸出F為：① $A+B$ ② $A \cdot B$ ③ $\overline{A+B}$ ④ $A \oplus B$ 。



39. (2) 傳輸速度最快的邏輯閘為①TTL ②ECL ③MOS ④CMOS。

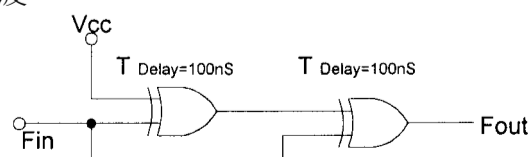
40. (2) 將格雷碼1011轉換成二進碼為①1011 ②1101 ③1110 ④1001。

41. (3) 下列各積體電路邏輯族中，扇出數最多者為①TTL ②ECL ③CMOS ④DTL。

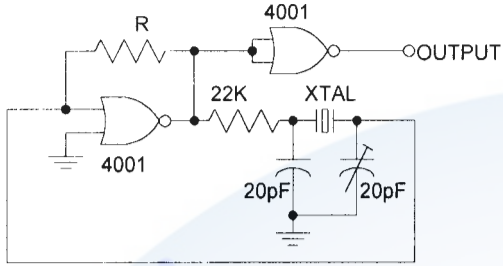
42. (1) $(101100)_2$ 之1的補數(1's Complement)為① $(010011)_2$ ② $(010100)_2$ ③ $(100001)_2$ ④ $(010111)_2$ 。

43. (3) 下列哪一項同步計數器的特點是描述錯誤的？①可工作在較高的計數頻率 ②較少的傳輸延遲時間 ③N個正反器時，其最大計數器值是 $2N$ ④高頻計數較為精準。

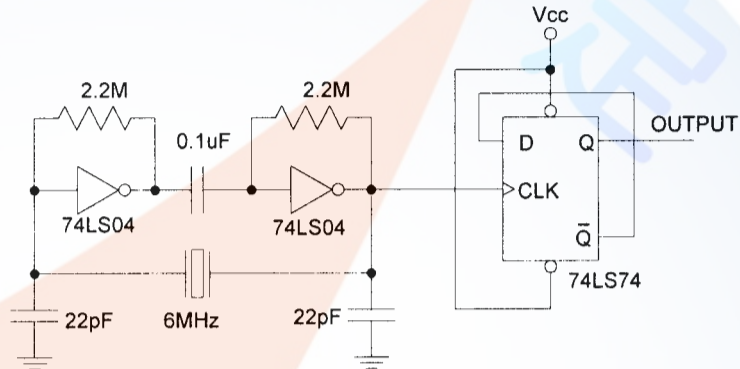
44. (4) 如下圖所示，當 F_{in} 為1KHz方波時， F_{out} 應為①邏輯位準"0" ②邏輯位準"1" ③1KHz脈波 ④2KHz脈波。



45. (4) 如下圖所示，晶體振盪電路所使用的反或閘是CMOS元件CD4001，請問圖中回授電阻R應為何值，方能正常振盪？①330Ω ②1KΩ ③10KΩ ④1MΩ 以上。



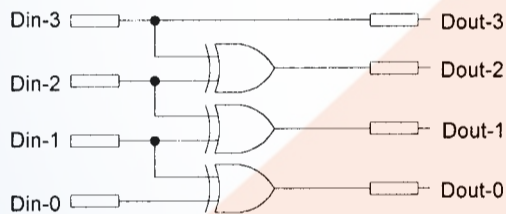
46. (2) 如下圖所示，此一由TTL元件所組成的振盪電路，其輸出頻率(OUTPUT)應為



- ①0Hz ②3MHz ③6MHz ④12MHz。

47. (1) 有一同步計頻電路，係由4個不同型式的正反器所組成，其傳輸延遲(Propagation delay)時間分別為20ns、40ns、50ns、100ns，請問此電路最高可量度的頻率為
①10MHz ②20MHz ③25MHz ④50MHz。

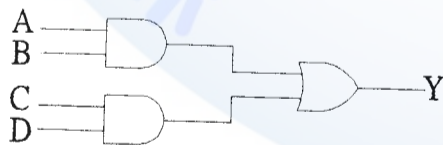
48. (3) 如下圖所示，其應屬於下列何種編碼轉換電路？
①BCD/Binary ②Binary/BCD ③Binary/Gray ④Gray/BCD。



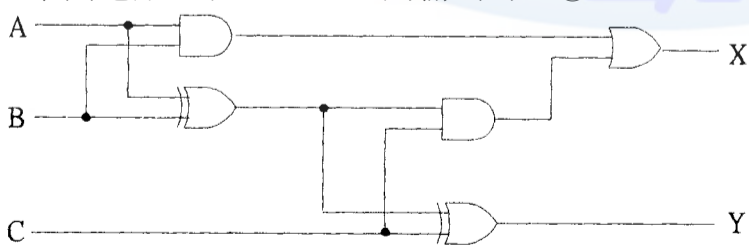
49. (1) 若以SN74HC00來實現互斥或閘($F=A \oplus B$)，則共需幾個SN74HC00的IC元件？
①2個 ②3個 ③4個 ④5個。

50. (4) 在二進制的數字系統中，格雷碼(Gray)為一種重要的數碼系統，下列有關格雷碼的敘述何者為非？
①又稱反射碼或循環碼 ②相鄰兩數只有一個位元改變，適用於卡諾圖 ③是一種非加權碼 ④適用於算術運算。

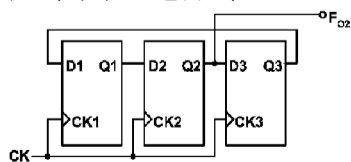
51. (1) 下圖中Y的輸出為0的情況有幾種？
①9種 ②7種 ③5種 ④3種。



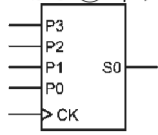
52. (4) 如下圖電路，若A=B=C=1則輸出為？
①X=0, Y=0 ②X=1, Y=0 ③X=0, Y=1 ④X=1, Y=1。



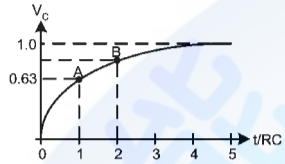
53. (1) 如下圖，電路中 $f_{CK}=150\text{KHz}$ ，則輸出頻率 f_{O2} 為
①50KHz ②75KHz ③150KHz ④300KHz。



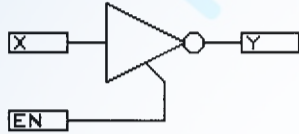
54. (2) 如下圖，為一四位元的移位型暫存器，其輸出與輸入特徵為①並入並出PIPO②並入串出PISO③串入並出SIPO④串入串出SISO。



55. (3) 如下圖為一RC充電波形，若輸入電壓為E，求第一個RC時間常數的A點到第二個RC時間常數的B點間，電壓共增加若干？①0.63E②0.37E③0.63 · 0.37E④0.63 · 0.63E。



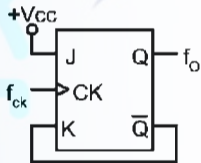
56. (3) 如下圖元件為①NOT②SCR③三態型NOT④三態型BUFFER。



57. (3) 設工作電壓均為5V條件下，以TTL電路去驅動CMOS電路時，必須在TTL輸出端加裝一個①提昇電容器②箝位二極體③提昇電阻器④接地電阻器。

58. (3) 漣波計數器之特性，下列何者為不正確？①屬於非同步型計數器②可作上數計數器③屬於同步型計數器④可作下數計數器。

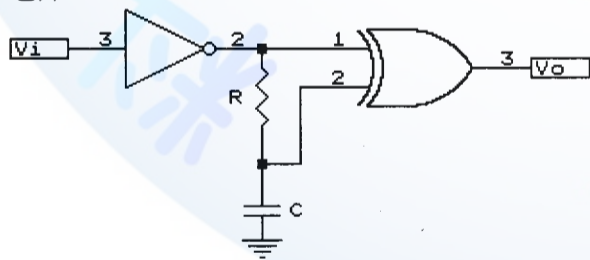
59. (3) 如下圖，若時脈端輸入方波，則輸出頻率(f_o)為？① $f_o = 0.5 f_{ck}$ ② $f_o = f_{ck}$ ③ $Q=1$ ④ $Q=0$ 。



60. (4) 如下圖的卡諾圖，經化簡後Y(A,B,C,D)應為？① $Y=A+B+C$ ② $Y=A\bar{C} + \bar{A}C$ ③ $Y=BD + \bar{B}\bar{D}$ ④ $Y = \bar{A}\bar{C} + AC$ 。

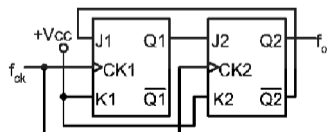
		00	01	11	10
00	AB	1	X	X	0
01		1	X	0	0
11		0	0	1	X
10		0	0	X	1

61. (3) 如下圖，若 $5RC \ll T_w$ (脈寬)，則電路應為？①單擊電路(OneShot)②除頻電路③倍頻電路④觸發電路。



62. (2) 四位元的強生(Johnson)計數器的除頻計數為若干？①4②8③16④32。

63. (3) 如下圖的計數器，其輸出 f_o 為？① f_{ck} ② $f_{ck}/2$ ③ $f_{ck}/3$ ④ $f_{ck}/4$ 。

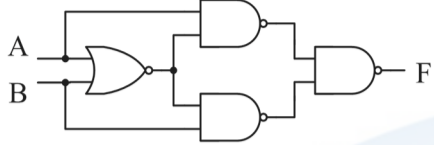


64. (3) 對一個n-input XOR閘，下列敘述何者正確？①輸入為偶數個0，則輸出就為0②輸入為偶數個0，則輸出就為1③輸入為奇數個1，則輸出就為1④輸入為奇數個1，則輸出就為0。

65. (1) 已知一積體電路使用半導體製程90奈米技術，其90奈米指MOSFET元件的①長度L②寬度W③高度H④厚度T。

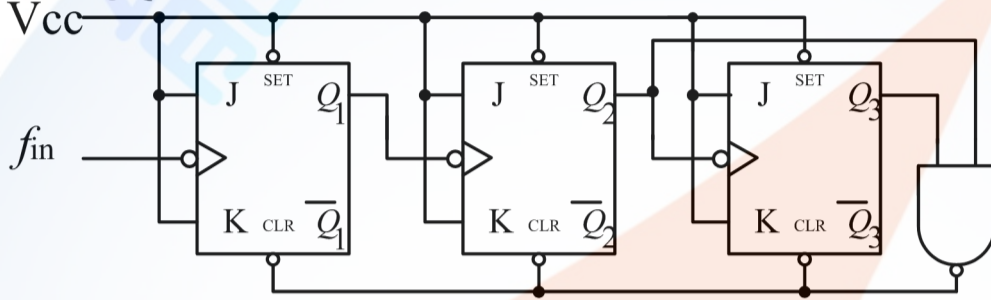
66. (34) 十進位數57等效於下列哪些進制值？①111011⁽²⁾②3B₍₁₆₎③01010111_(BCD)④71₍₈₎。

67. (24) 下圖電路之輸入、輸出組合中，下列敘述何者正確？
 ①(A,B,F)=(0,0,1) ②(A,B,F)=(0,1,0) ③(A,B,F)=(1,0,1) ④(A,B,F)=(1,1,0)。

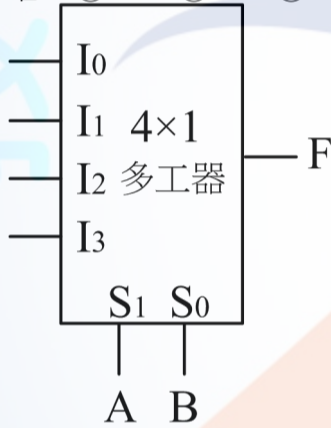


68. (24) 若CMOSIC之 V_{DD} 為10V， V_{SS} 為0V，下列敘述何者正確？
 ①若輸入電壓為6V，可視為邏輯1 ②若輸入電壓為8V，可視為邏輯1
 ③若輸入電壓為4V，可視為邏輯0 ④若輸入電壓為2V，可視為邏輯0。

69. (124) 下圖計數電路，何者敘述正確？
 ①屬於非同步計數電路 ②為÷6電路 ③Q1的工作週期約33.3%
 ④Q3的工作週期約33.3%。



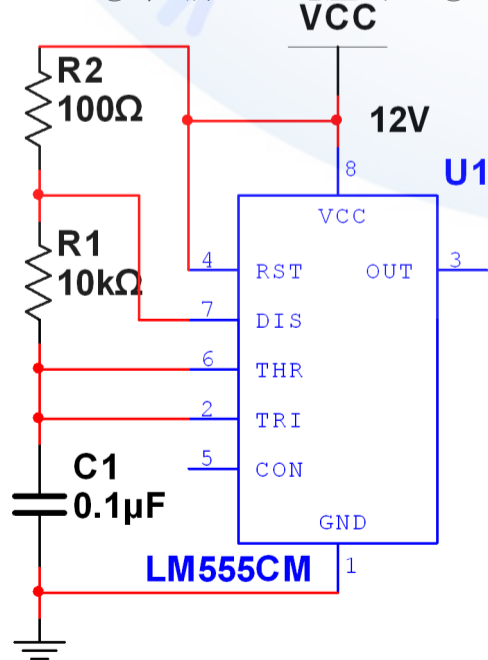
70. (24) 下圖所示係以4×1多工器來完成布林函數式 $Y(A,B,C)=(0,2,3,4,6,7)$ ，則各輸入接腳之接法何者正確？
 ① $I_0=C$ ② $I_1=1$ ③ $I_2=1$ ④ $I_3=1$ 。



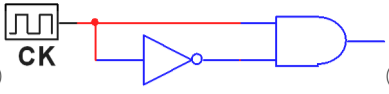
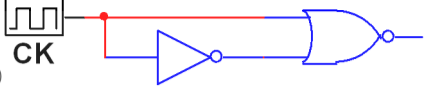
71. (24) 對一個8-input XOR閘，哪些輸入情況可使輸出為1？
 ①10111011 ②00110111 ③11101110 ④01011110。

72. (14) 一顆優先編碼器具有低電位輸入驅動(/0~/9)與低電位編碼輸出(/D~/A)，欲使輸出/D~/A=1001時，則輸入/0~/9=
 ①0001100111 ②1100011000 ③0101010101 ④1100000111。

73. (134) 如下圖所示，具有下列哪些特性？
 ①C1充放電壓振幅為4V~8V ②OUT電壓輸出之頻率為500Hz
 ③第5腳CON電壓為8V ④OUT電壓輸出之工作週期約50%。



74. (24) 一顆八位元左移暫存器，如八位元輸出初始值為00000000，左移輸入Din為來自於最左邊位元的反相輸出，當經過50個以上CK後，則
 ①八位元輸出保持為11111111 ②每個位元輸出工作週期均為50%
 ③每個位元輸出頻率均為CK頻率除以8 ④每個位元輸出頻率均為CK頻率除以16。

75. (23) CK信號經由下列哪些電路後，可適用於正緣觸發？①合理RC值之積分電路②合理RC值之微分電路③  ④  。

76. (13) 使用JK正反器，要讓輸出端 $Q_n \rightarrow Q_{n+1}$ 維持1 \rightarrow 1的狀態，則輸入端的J與K須設定為①J=0, K=0②J=0, K=1③J=1, K=0④J=1, K=1。

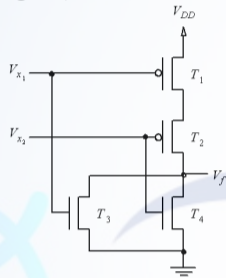
77. (12) 使用JK正反器，要讓輸出端 $Q_n \rightarrow Q_{n+1}$ 維持0 \rightarrow 0的狀態，則輸入端的J與K須設定為①J=0, K=0②J=0, K=1③J=1, K=0④J=1, K=1。

78. (12) 使用SR正反器，要讓輸出端 $Q_n \rightarrow Q_{n+1}$ 維持0 \rightarrow 0的狀態，則輸入端的S與R須設定為①S=0, R=0②S=0, R=1③S=1, R=0④S=1, R=1。

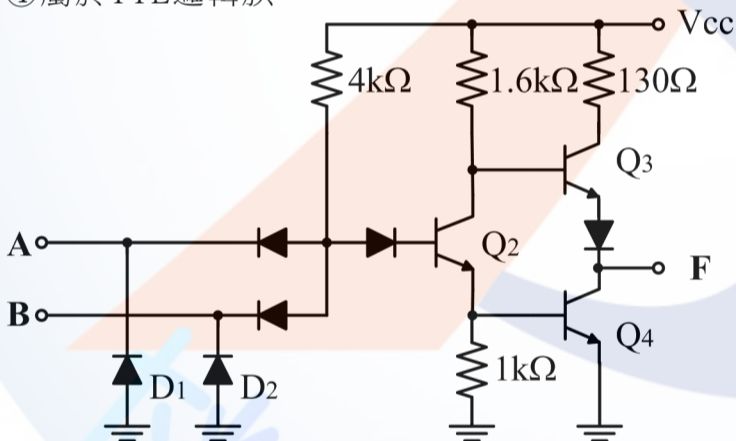
79. (34) 使用JK正反器，要讓輸出端 $Q_n \rightarrow Q_{n+1}$ 維持0 \rightarrow 1的狀態，則輸入端的J與K須設定為①J=0, K=0②J=0, K=1③J=1, K=0④J=1, K=1。

80. (24) 使用JK正反器，要讓輸出端 $Q_n \rightarrow Q_{n+1}$ 維持1 \rightarrow 0的狀態，則輸入端的J與K須設定為①J=0, K=0②J=0, K=1③J=1, K=0④J=1, K=1。

81. (23) 如下圖所示，下列敘述何者正確？①其功能為NAND閘②其功能為NOR閘③屬於CMOS邏輯族④屬於TTL邏輯族。

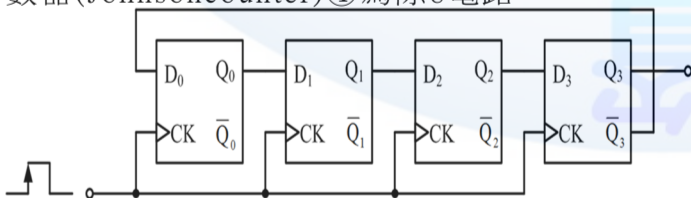


82. (14) 如下圖所示，下列敘述何者正確？①其功能為NAND閘②其功能為NOR閘③屬於CMOS邏輯族④屬於TTL邏輯族。



83. (13) 根據布林代數定理，下列敘述何者正確？① $X+1=1$ ② $X \cdot 1=1$ ③ $X \cdot 0=0$ ④ $X+0=0$ 。

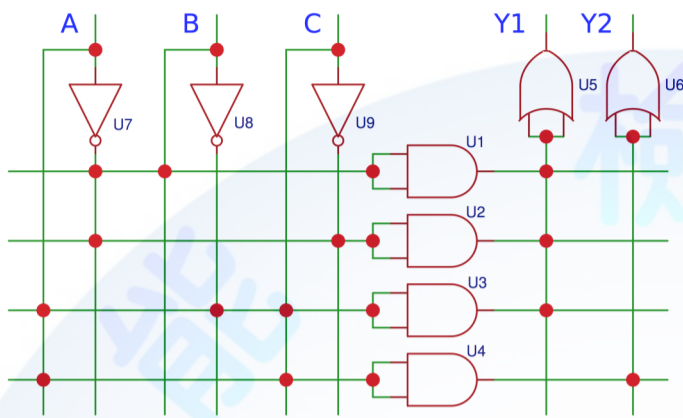
84. (34) 如下圖所示計數器，下列敘述何者正確？①為環型計數器(Ringcounter)②為除5電路③為強森計數器(Johnsoncounter)④為除8電路。



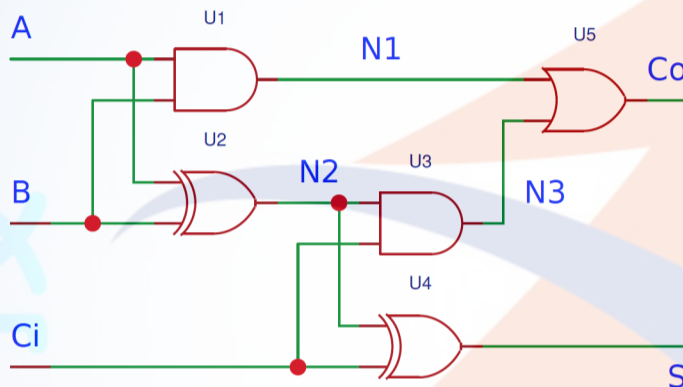
85. (123) 有一卡諾圖，下列何者為化簡後的輸出函數？① $A \oplus C$ ② $A\bar{C} + \bar{A}C$ ③ $(A+C)(\bar{A}+\bar{C})$ ④ $(A+\bar{C})(\bar{A}+C)$ 。

	AB			
C	00	01	11	10
0	0	0	1	1
1	1	1	0	0

86. (23) 已知邏輯電路如下圖，下列輸出函數何者正確
 ? ① $Y1(A,B,C) = \Sigma(0,3,5)$ ② $Y2(A,B,C) = \Sigma(5,7)$ ③ $Y1(A,B,C) = \Sigma(0,2,3,5)$ ④ $Y2(A,B,C) = \Sigma(5,6)$ 。



87. (123) 已知全加器邏輯電路如下圖，下列敘述何者正確
 ? ① $N2 = A \oplus B$ ② $Co = AB + Ci(A \oplus B)$ ③ $S = A \oplus B \oplus Ci$ ④ 若 $A=B=Ci=1$ 則 $S=0, Co=1$ 。



88. (14) 如下為1對4解多工器真值表，下列輸出信號之布林函數何者正確
 ? ① $Y0 = S1S2D$ ② $Y1 = S1 + S2 + D$ ③ $Y2 = S1 + S2 + D$ ④ $Y3 = S1S2D$ 。

選擇線 		輸出信號			
S1	S2	Y0	Y1	Y2	Y3
0	0	D	0	0	0
0	1	0	D	0	0
1	0	0	0	D	0
1	1	0	0	0	D

89. (134) 有關暫存器的應用，下列敘述何者正確？
 ① 串列輸入/串列輸出適用於時間延遲裝置
 ② 串列輸入/並列輸出適用於滑鼠內部輸出資料的傳送作業
 ③ 並列輸入/串列輸出適用於紅外線遙控發射器
 ④ 並列輸入/並列輸出適用於記憶體或CPU內部暫存器單元。

90. (23) 如下列真值表所示，下列輸出函數何者正確
 ? ① $Y0 = \overline{E}A\overline{B}$ ② $Y1 = \overline{E}B$ ③ $Y2 = \overline{E}(\overline{A}B + A\overline{B})$ ④ $Y3 = \overline{E}(\overline{A}B + AB)$ 。

Input			Output			
E	A	B	Y0	Y1	Y2	Y3
1	x	x	0	0	0	0
0	0	0	1	0	0	1
0	0	1	0	1	1	0
0	1	0	0	0	1	0
0	1	1	0	1	0	1

91. (23) 下列哪些正反器的激勵表是正確？

Q(t)	Q(t+1)	S	R
0	0	0	x
0	1	1	0
1	0	1	0
1	1	x	0

①SR正反器激勵表

Q(t)	Q(t+1)	D
	0	0
0	1	1
1	0	0
1	1	1

②D型正反器激勵表

Q(t)	Q(t+1)	J	K
0	0	0	x
0	1	1	x
1	0	x	1
1	1	x	0

③JK正反器激勵表

Q(t)	Q(t+1)	T
0	0	0
0	1	1
1	0	0
1	1	1

④T型正反器激勵表

92. (234) 在Verilog電路描述中，識別字的命名規則為①第一個字元必須是英文字母或數字②識別字的長度沒有限制③第二個之後的字元可以是英文字母、數字、底線(_)或錢字號(\$)④識別字有區分英文大小寫。

93. (234) 如下列真值表所示，其輸入和輸出關係為

- ① $Y1=A \odot B \odot C$ ② $Y1=A \oplus B \oplus C$ ③ $Y0=AB+AC+BC$ ④ $Y0=AC+BC+ABC$ 。

輸入			輸出	
A	B	C	Y0	Y1
0	0	0	0	0
0	0	1	0	1
0	1	0	0	1
0	1	1	1	0
1	0	0	0	1
1	0	1	1	0
1	1	0	1	0
1	1	1	1	1

94. (123) 十進位值為69可轉換為①BCD碼01101001②格雷碼(Graycode)01100111③超三碼(Excess-3code)10011100④二進位碼00100101。

95. (13) 關於數字表示法之互換，下列何者正確

? ① $(526.5)_{10} = (20E.8)_{16}$ ② $(765.1)_8 = (1D5.2)_{16}$ ③ $(7A.8)_{16} = (1111010.1)_2$ ④ $(1010101.1)_2 = (84.5)_{10}$ 。

96. (24) 下圖電路之輸入、輸出組合中，下列敘述何者正確

- ? ①(A,B,F)=(0,0,1) ②(A,B,F)=(0,1,0) ③(A,B,F)=(1,0,1) ④(A,B,F)=(1,1,0)。



97. (123) 有關TTL：74、74H、74L、74S、74LS邏輯族系，下列敘述何者正確？①消耗功率最小為L系列②消耗功率最大為H系列③傳遞延遲最短為S系列④傳遞延遲最長為LS系列。

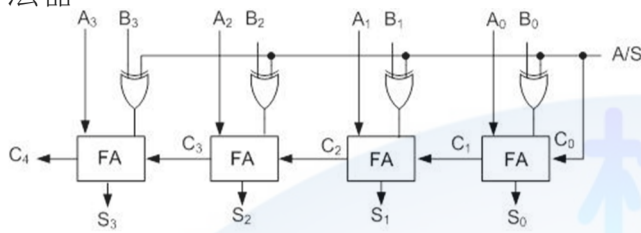
98. (34) 設計邏輯電路時，下列敘述何者正確？①使用NAND-NAND製作邏輯電路時，於卡諾圖中是取1的方格產生和項之積②使用NOR-NOR製作邏輯電路時，於卡諾圖中是取0的方格產生積項之和③使用AND-OR製作邏輯電路時，於卡諾圖中是取1的方格產生積項之和④使用OR-AND製作邏輯電路時，於卡諾圖中是取0的方格產生和項之積。

99. (123) 如果要設計Mod 10之計數電路，使用正反器的數量x及最高位元輸出之工作週期d，下列敘述何者正確？①環形計數器：x=10，d=10%②強生計數器：x=5，d=50%③漣波上數計數器(0,1,2,...,9)：x=4，d=20%④漣波下數計數器(0,15,...,7)：x=4，d=20%。

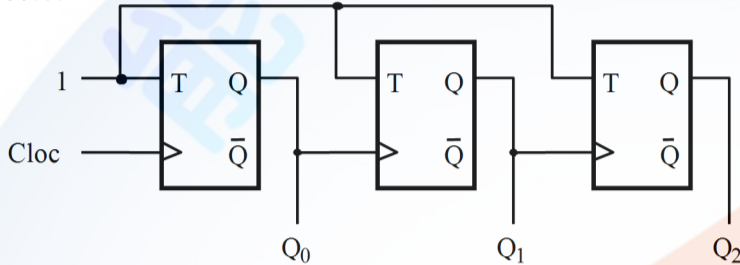
100. (12) 中央處理器(CPU)是由下列哪兩大部門所組成？①ALU②CU③ROM④RAM。

101. (12) 由3個JK正反器所組成的強森計數器，可以有列哪些模數(Mod-N)？①5②6③7④8。

102. (12) 如下圖所示，其功能之敘述下列何者正確？①並列加法器②並列減法器③串列加法器④串並列減法器。



103. (12) 如下圖所示，其功能之敘述下列何者正確？①非同步計數器②下數計數器③上數計數器④同步計數器。



104. (13) 化簡如下列之卡諾圖，其邏輯函數應為何？① $\overline{A}C + AB + AC$ ② $\overline{A}C + CD + AC$ ③ $(A+C)(\overline{A}+B+\overline{C})$ ④ $(\overline{A}+\overline{C})(A+\overline{B}+C)$ 。

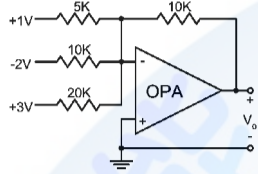
C D		A B			
		00	01	11	10
00	00	0	0	1	1
	01	0	0	1	1
11	11	1	1	1	0
	10	1	1	1	0

105. (13) 有關在Verilog HDL中有兩種主要資料型態，下列何者正確？①線路(Nets)：代表連線，不能儲存內容，代表閘或模組之間的連線，不可以被指定 (assign) ②線路(Wire)：代表連線，不能儲存內容，代表閘或模組之間的連線，可以被指定 (assign) ③暫存 (Reg)：代表儲存空間，就像暫存器一樣，儲存某值，直到下次被指定 (assign) 為止 ④記憶體 (Rom)：代表儲存空間，就像暫存器一樣，儲存某值，直到下次被指定 (assign) 為止。
106. (12) 一般而言，相同等級的FPGA和CPLD互相比較，下列敘述何者正確？①FPGA的正反器比較多 ②FPGA比較適用於計數器的設計 ③FPGA較適用於解碼電路 ④CPLD的邏輯方塊(Block) 數量比較少。
107. (14) 2對1 多工器A(延遲時間為T)，取3組2對1多工器A不外加其他元件，組合成多工器B，下列何者正確？①B為4對1多工器 ②B為6對1多工器 ③B的傳播延遲約等於T ④B的傳播延遲約等於2T。
108. (34) 組合邏輯電路的邏輯突波(hazard)，發生在當輸入變數改變時，輸出狀態產生暫時性錯誤，下列敘述何者正確？①輸出值應維持0卻產生010的狀態變化稱為動態突波 ②輸出信號值由0變為1時卻產生0101的狀態變化稱為靜態突波 ③對同一輸入信號有不同傳遞路徑，且彼此間的傳播延遲有差異所造成的 ④加入適當質隱項可消除突波。
109. (23) 有關Verilog HDL四個抽象的描述層次，下列敘述何者正確？①NOT閘屬於開關層次 ②RTL為行為層次與資料流層次的混合描述 ③邏輯閘層次屬於結構描述而非行為描述 ④邏輯閘為最低層次模組。
110. (14) 有關移位暫存器的應用，下列敘述何者正確？①左移常用在乘法運算 ②左移常用在除法運算 ③算術左移時MSB會做符號擴展 ④移位運算也用在浮點數運算。

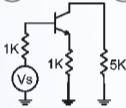
11700數位電子 乙級 工作項目07：電子學及電子電路

1. (4) N型半導體中，有較多的自由電子，因此其帶電性為①帶有正電 ②帶有負電 ③偶而帶電 ④電中性。
2. (3) 有一共集極電晶體放大電路之負載電阻 $R_L = 1K\Omega$ ，且電流增益 h_{fe} (或 β 值) 為100，假設電晶體的 h_{ie} 可忽略不計，則此放大電路輸入阻抗為① $10K\Omega$ ② $11K\Omega$ ③ $101K\Omega$ ④ $1M\Omega$ 。
3. (2) 欲使P通道增強型MOSFET導通，其閘極偏壓 V_{gs} 應加①正電壓 ②負電壓 ③正、負電壓均可 ④零電壓。

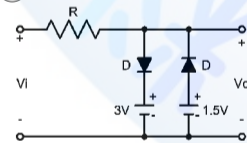
4. (1) 一般放大器之頻率響應曲線，在截止頻率處之電壓增益為最大電壓增益之
①0.707②0.632③0.5④0.25 倍。
5. (2) 在三級RC相移振盪器中，其電路增益A必須①小於29②大於29③等於0④近似於無限大。
6. (4) 一個理想運算放大器共模訊號之拒斥能力以CMRR來表示，一般為①小於1②等於0③近似於1④近似於無限大。
7. (2) 如下圖電路，若採用理想的運算放大器，則輸出電壓為①-2V②-1.5V③1.5V④2V。



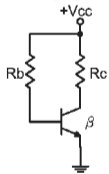
8. (2) 全波整流電路中，輸出電壓的平均值為峰值的幾倍① $1/\pi$ ② $2/\pi$ ③ $3/\pi$ ④ $4/\pi$ 。
9. (4) 一個理想的互導放大器，其輸入阻抗 R_i 與輸出阻抗 R_o 應為
① $R_i = \infty, R_o = 0$ ② $R_i = 0, R_o = \infty$ ③ $R_i = 0, R_o = 0$ ④ $R_i = \infty, R_o = \infty$ 。
10. (3) 某電台所發射的電波頻率為1500仟赫，其電波的波長為①2公尺②20公尺③200公尺④2公里。
11. (2) 共射極電晶體電路中，射極電流為5mA，基極電流為0.1mA，則其電流增益為
①39②49③59④69。
12. (2) 巴克豪生振盪準則(Barkhausen Criterion)是
① $\beta A < 1 \angle 0^\circ$ ② $\beta A = 1 \angle 0^\circ$ ③ $\beta A = 1 \angle 180^\circ$ ④ $\beta A < 1 \angle 90^\circ$ 。
13. (1) 放大器中加入負回授之主要目的是①增加穩定度②提高增益③產生振盪④增加功率。
14. (4) 一個理想電壓放大器，其輸入電流 I_i 及輸入阻抗 R_i 分別為
① $I_i = \infty, R_i = 0$ ② $I_i = 0, R_i = 0$ ③ $I_i = \infty, R_i = \infty$ ④ $I_i = 0, R_i = \infty$ 。
15. (3) 如下圖為CE放大電路之交流等效電路， $h_{fe} = 50$ ， $h_{ie} = 1K\Omega$ ，則基極的輸入阻抗為
① $1K\Omega$ ② $10K\Omega$ ③ $52K\Omega$ ④ $104K\Omega$ 。



16. (3) 在CE放大器上使用的射極旁路電容器，其作用是①阻止直流電壓通過射極電阻②濾波③使電壓增益不致因射極電阻而大為降低④抑制振盪。
17. (4) 電晶體的 I_{co} 為10nA，而其 I_{ceo} 為 $1\mu A$ 由此可估計此電晶體的 β 約為①1②10③50④100。
18. (1) 飽和型電晶體開關電路比非飽和型開關電路速度慢，其主要原因為前者①儲存時間較長②上昇時間較長③下降時間較長④延遲時間較長。
19. (1) 如下圖之截波(Clipper)電路，若 $-6V \leq V_i \leq 6V$ ，二極體為理想二極體，則 V_o 的大小為
① $1.5V \leq V_o \leq 3V$ ② $3V \leq V_o \leq 6V$ ③ $-3V \leq V_o \leq -1.5V$ ④ $-6V \leq V_o \leq -3V$ 。

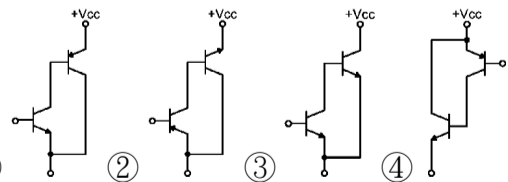


20. (1) 如下圖電路，欲使電晶體飽和，則 R_b 之值應小於① βR_c ② R_c ③ $2\beta R_c$ ④ R_c/β 。



21. (3) 就達靈頓對(Darlington-Pair)而言①輸出阻抗低，電流增益小於1②輸出阻抗低，電流增益等於1③輸出阻抗低，電流增益甚高④輸出阻抗及電流增益皆甚高。

22. (3)



如下列四種電路連接法，哪一種為非達靈頓連接？① ② ③ ④。

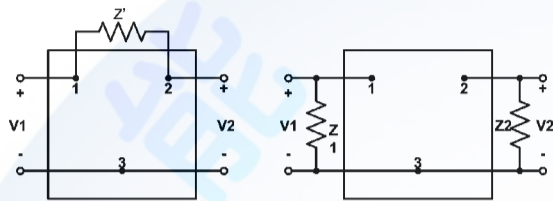
23. (4) 電晶體CE放大之混合參數(h參數)等效之輸入電壓可等於
① $V_{BE} = h_{oe}I_B + h_{oe}V_{CE}$ ② $V_{BE} = h_{ie}I_B + h_{oe}V_{CE}$ ③ $V_{BE} = h_{oe}I_B + h_{re}V_{CE}$ ④ $V_{BE} = h_{ie}I_B + h_{re}V_{CE}$ 。

24. (1)

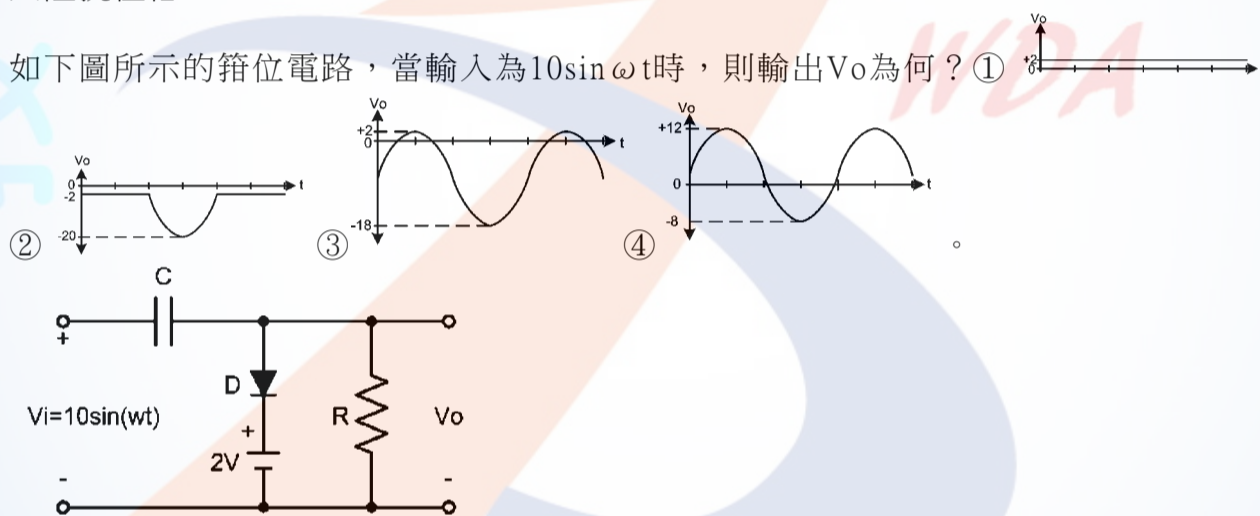
如下圖電路，依據米勒定理(Miller's Theorem)，兩圖為等效電路，設 $K = \frac{V_2}{V_1}$ ，則 Z_1 及 Z_2 分別為：

$$\textcircled{1} \quad Z_1 = \frac{Z'}{1-k}, \quad Z_2 = \frac{Z'}{1-\frac{1}{k}} \quad \textcircled{2} \quad Z_1 = \frac{KZ'}{1-K}, \quad Z_2 = \frac{KZ'}{K-1} \quad \textcircled{3} \quad Z_1 = \frac{Z'}{K-1}, \quad Z_2 = \frac{Z'}{K-1} \quad \textcircled{4}$$

$$Z_1 = \frac{Z'}{K-1}, \quad Z_2 = \frac{k}{k-1} \cdot \frac{Z'}{k-1} .$$



25. (1) 當共射極放大器之集極電流增大時，其集極功率損耗①視工作點的位置決定增加或減少②必然隨之增加③必然隨之減少④必將導致熱跑脫。
26. (2) 有一電晶體 $\beta = 100$ ，測得基極電流 $I_B = 0.4\text{mA}$ ，集極電流 $I_C = 4\text{mA}$ ，則此電晶體工作於何區①工作區②飽和區③截止區④電阻區。
27. (2) 靴帶式(Bootstrap)射極隨耦器的主要特點為①輸出阻抗極高②輸入阻抗極高③電壓增益極高④輸入阻抗極低。
28. (3) 如下圖所示的箝位電路，當輸入為 $10\sin\omega t$ 時，則輸出 V_o 為何？① ② ③ ④

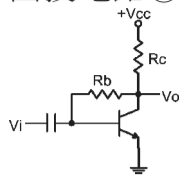


29. (1)

達靈頓對(Darlington-Pair)的總電流增益約為① $h_{fe1} \cdot h_{fe2}$ ② $h_{fe1} + h_{fe2}$ ③ $\frac{h_{fe1}}{h_{fe2}}$ ④ $\frac{h_{fe2}}{h_{fe1}}$ 。

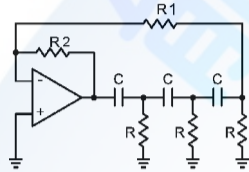
30. (1) 電晶體放大電路中，下列何者是影響放大器高頻響應的主因①電晶體的極際電容②耦合電容③射極旁路電容④反耦合電容。
31. (4) 產生B類推挽放大器交叉失真的原因為①輸入信號過大②阻抗不匹配③功率放大倍數過大④電晶體B-E偏壓過低。
32. (2) 在工作中之功率電晶體，若已知其接合面溫度 $T_j = 120^\circ\text{C}$ ，週圍溫度 $T_a = 20^\circ\text{C}$ ，接合面消耗功率 $P_d = 40\text{W}$ ，則其熱阻 θ_{ja} 為① 2°C/W ② 2.5°C/W ③ 3.5°C/W ④ 4°C/W 。
33. (1) 輸入信號為 $5\sin 10t + 6\sin 20t$ ，而輸出信號為 $20\sin 10t + 18\sin 20t$ ，則此放大器具有下列何種失真？①頻率失真②非線性失真③波幅失真④互調失真。
34. (3) 下列何者不會影響放大器的低頻響應？①輸入端的交連電容②輸出端的交連電容③電晶體電極間的極際電容④射極旁路電容。
35. (4) 放大器在其高頻或低頻截止頻率時的功率增益，為其中頻段功率增益的若干倍？① $\sqrt{2}$ ② 2 ③ $1/\sqrt{2}$ ④ $1/2$ 。
36. (2) FET的 I_{DSS} 是在下列何種條件下所測得的 V_{DS} ？① $I_{DS} = 0\text{V}$ ② $V_{GS} = 0\text{V}$ ③ $V_{GG} = 0\text{V}$ ④ $V_{DD} = 0\text{V}$ 。
37. (4) 某一放大器其頻帶寬為 20KHz ，若加上負回授使其雜訊衰減了10倍，則此放大器的頻寬變為多少？① 40KHz ② 100KHz ③ 120KHz ④ 200KHz 。
38. (1) 電流串聯負回授，會使電路的輸入阻抗 R_i 、及輸出阻抗 R_o 產生何種變化？① R_i 增加、 R_o 增加 ② R_i 增加、 R_o 減低 ③ R_i 減低、 R_o 增加 ④ R_i 減低、 R_o 減低。

39. (2) 如下圖所示電路為何種負回授電路？①電壓串聯負回授電路②電壓並聯負回授電路③電流串聯負回授電路④電流並聯負回授電路。



40. (3) 下列何者較適合做互導放大器？①電壓串聯負回授電路②電壓並聯負回授電路③電流串聯負回授電路④電流並聯負回授電路。

41. (3) 如下圖所示電路，其振盪頻率f為何？① $1/(2\pi RC)$ ② $1/(2\pi(\sqrt{3})RC)$ ③ $1/(2\pi(\sqrt{6})RC)$ ④ $1/(2\pi(\sqrt{10})RC)$ 。

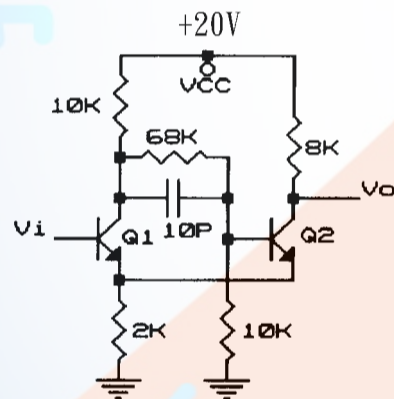


42. (4) 有關維恩電橋振盪器之敘述，下列何者不正確？①正回授量 $\beta = 1/3$ ②同時具有正、負回授③屬於RC振盪電路的一種④其負回授是經由電抗臂完成。

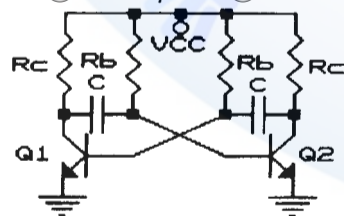
43. (2) 石英晶體振盪器較LC振盪器之優點為何？①振盪頻率範圍較廣②振盪頻率較穩定③振盪頻率較於調整④振盪器信號的振幅較大。

44. (1) 採用電容分壓方式來做正回授的是下列何種振盪器？①考畢子振盪器②哈特萊振盪器③阿姆斯特壯振盪器④負電阻振盪器。

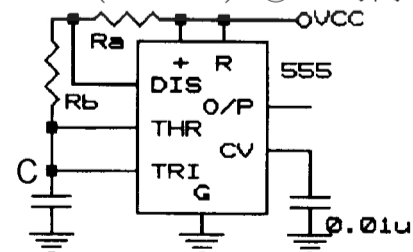
45. (3) 如下圖所示電路，若Q1、Q2導通時之 $V_{be}=0.5V$ ，飽和時 $V_{ce(sat)}=0V$ ，則此電路之上限觸發電壓為①0.5V②2.5V③4.5V④6.5V。



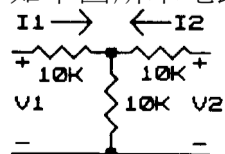
46. (4) 如下圖所示之無穩態多諧振盪器，電晶體的 β 、 R_b 、及 R_c 間的關係為何？① $R_c < \beta R_b$ ② $R_c > R_b$ ③ $\beta R_c < R_b$ ④ $\beta R_c > R_b$ 。



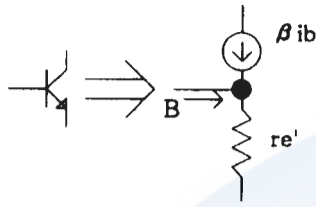
47. (4) 如下圖所示為IC555所構成的電路，下列敘述何者不正確？①為一無穩態多諧振盪器②振盪週期 $T=0.7(R_a+2R_b)C$ ③ V_o 為高電位的時間 $t_h=0.7(R_a+R_b)C$ ④ V_o 為低電位的時間 $t_l=0.7R_aC$ 。



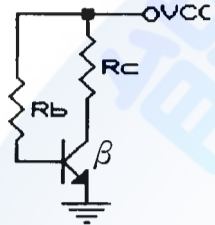
48. (3) 如下圖所示電路，其h參數中的 h_{11} 為①5KΩ②10KΩ③15KΩ④20KΩ。



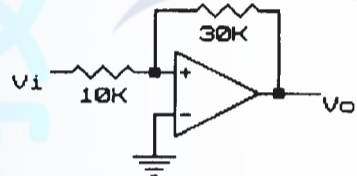
49. (2) 如下圖所示為電晶體之 $r_{e'}$ 參數模型。關於電晶體之 h 參數（忽略 h_r 及 h_o ）與 $r_{e'}$ 參數間的關係，下列敘述何者正確？
 ① $\beta = h_{ie}$ ， $\beta r_{e'} = h_{fe}$ ② $\beta = h_{fe}$ ， $\beta r_{e'} = h_{ie}$ ③ $\beta = h_{ie}$ ， $r_{e'} = h_{fe}$ ④ $\beta = h_{fe}$ ， $r_{e'} = h_{ie}$ 。



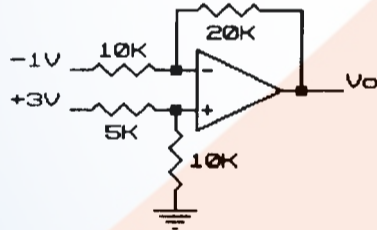
50. (4) 如下圖所示之偏壓電路，其熱穩定因數 S^T 為①0 ②1 ③ R_c/R_b ④ $1 + \beta$ 。



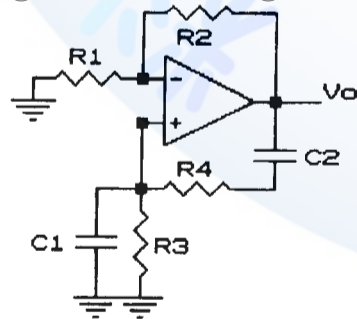
51. (1) 一個二極體的直流工作電流為 I_d ，則在常溫下，此二極體對交流小信號而言所呈現的交流動態電阻 r 約為① $25\text{mV}/I_d$ ② $25\text{mV} \times I_d$ ③ $I_d/25\text{mV}$ ④ $25\text{mV}(I_d+1)$ 。
52. (1) 在光電效應中，欲增加所放射出光電子的動能，則需增大下列何種因素？
 ①入射光的頻率 ②入射光的強度 ③光電作用的表面積 ④光電材料的功函數。
53. (2) 如下圖所示電路，若 $V_{o(\text{sat})} = \pm 12\text{V}$ ，則此電路的上限電壓 V_{ut} 、及下限電壓 V_{lt} 為
 ① $\pm 1\text{V}$ ② $\pm 4\text{V}$ ③ $\pm 9\text{V}$ ④ $\pm 12\text{V}$ 。



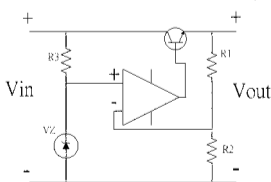
54. (4) 如下圖所示電路，若 $V_1 = 3\text{V}$ 、 $V_2 = -1\text{V}$ ，則 V_o 為① -8V ② -4V ③ 4V ④ 8V 。



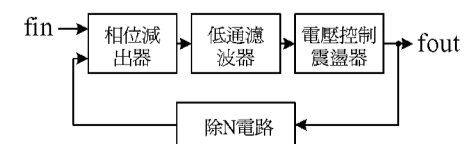
55. (2) 如下圖所示振盪電路，其振盪頻率為
 ① $1/2 \pi \sqrt{R_1 C_1}$ ② $1/2 \pi \sqrt{R_3 R_4 C_1 C_2}$ ③ $1/2 \pi \sqrt{R_1 R_2 C_1 C_2}$ ④ $1/2 \pi (R_3 + R_4)(C_1 + C_2)$ 。



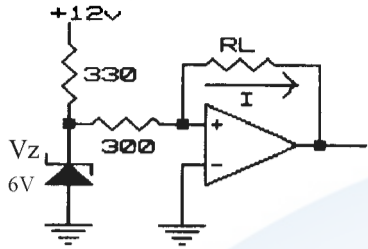
56. (3) 如下圖所示穩壓電路，設電晶體B與E間的順向壓降為 V_{be} ，稽納二極體的稽納電壓為 V_z ，則其輸出電壓 V_{out} 為
 ① $V_{out} = V_{in} + V_z - V_{be}$ ② $V_{out} = V_{be}(1 + R_1/R_2)$ ③ $V_{out} = V_z(1 + R_1/R_2)$ ④ $V_{out} = (V_z + V_{be})(1 + R_1/R_2)$ 。



57. (1) 如下圖所示為一相鎖PLL迴路，其輸出信號的頻率 f_{out} 與輸入信號的頻率 f_{in} 之間的關係為何？
 ① $f_{out} = f_{in} \cdot N$ ② $f_{out} = f_{in}/N$ ③ $f_{out} = f_{in}$ ④ $f_{out} = 2(f_{in})N$ 。

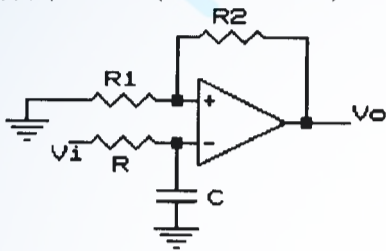


58. (4) 如下圖所示為一定電流源電路，流經RL的電流I恆為①5mA②10mA③15mA④20mA。

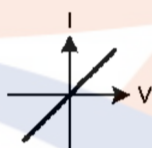

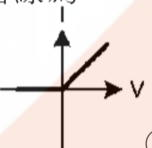
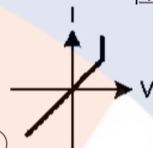
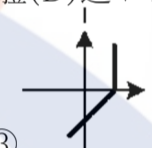
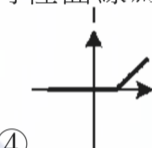


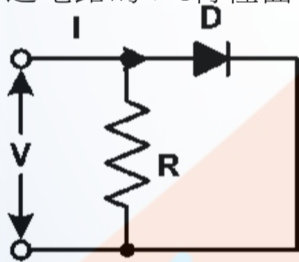
59. (4) 超外差接收機的頻率選擇性，主要是由接收機中的哪一個電路來決定？①射頻放大器②本地振盪器③變頻電路④中頻放大器。

60. (2) 如下圖所示為一個低通主動濾波器電路，下列敘述何者正確？①其低頻截止頻率 $f_L = 1/(2\pi RC)$ ②其高頻截止頻率 $f_H = 1/(2\pi RC)$ ③其高頻截止頻率 $f_H = 1/(2\pi \sqrt{RC})$ ④其低頻截止頻率 $f_L = 1/(2\pi \sqrt{RC})$ 。

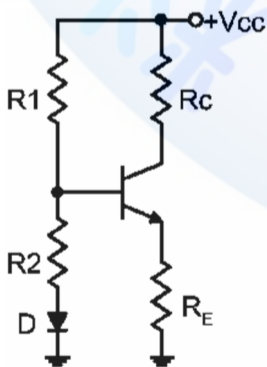


61. (2)

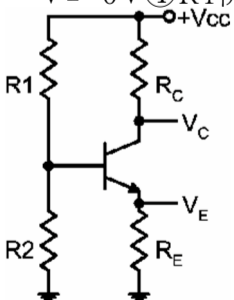
已知電阻器(R)之V-i特性曲線為 ，二極體(D)之V-i特性曲線為  時，如下圖所示之電路的V-i特性曲線為①  ②  ③  ④ 。



62. (2) 如下圖所示電路，其二極體D的作用為①補償Ico的變化②補償Vbe的變化③保護電晶體④整流用。

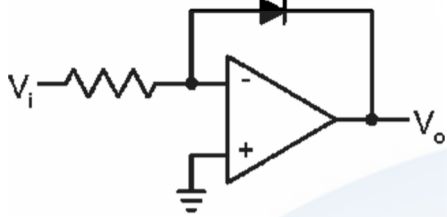


63. (4) 如下圖所示電路，下列敘述何者有誤：①RE開路時電晶體截止②RE開路時 $V_C = V_{CC}$ ③R2短路時， $V_E = 0V$ ④R1開路時， $V_C = 0V$ 。

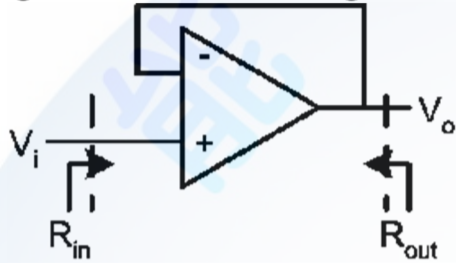


64. (3) 電晶體放大電路中會影響低頻響應的電容器，下列何者為正確？①交連電容②傍路電容③交連與傍路電容④雜散電容。

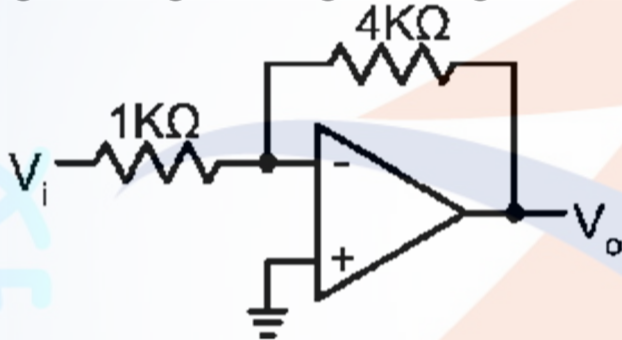
65. (1) 如下圖所示之電路為①對數放大器②指數放大器③均值檢出器④峰值檢出器。



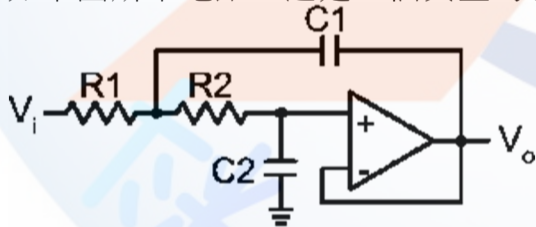
66. (2) 如下圖所示之電路的輸入阻抗(R_{in})與輸出阻抗(R_{out})分別為
 ① $R_{in} \rightarrow \infty, R_{out} \rightarrow \infty$ ② $R_{in} \rightarrow \infty, R_{out} \rightarrow 0$ ③ $R_{in} \rightarrow 0, R_{out} \rightarrow \infty$ ④ $R_{in} \rightarrow 0, R_{out} \rightarrow 0$ 。



67. (3) 如下圖所示電路為單極點放大器，已知0dB時頻寬為500KHz，則閉迴路頻寬為
 ①500KHz ②400KHz ③125KHz ④100KHz。

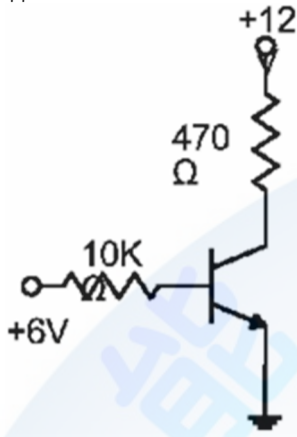


68. (3) 下列何項不是振盪所必要的條件①必須是正回授②回授因數 βA 必須為 ≥ 1 ③必須有電感器④必須有維持振盪的足夠能量。
 69. (4) 下列何者不是負回授的優點？①降低諧波失真②增進放大器穩定度③減少相位失真④較佳的低輸入阻抗。
 70. (1) 如下圖所示電路，這是一個典型的①低通濾波器②高通濾波器③峰值檢出器④對數電路。

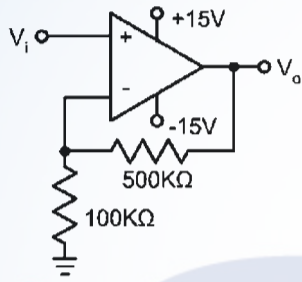


71. (3) 輸送線之入射波振幅為25V，反射波振幅為5V，其駐波比(VSWR)為①5 ②1/5 ③3/2 ④2/3。
 72. (3) 有一放大電路，其輸入阻抗為100KΩ，輸出阻抗為1KΩ，當輸入2mV信號而輸出為2V的狀況下，則此放大電路的功率增益為①30dB ②58dB ③80dB ④100dB。
 73. (2) 半導體在-273°C(即絕對溫度0°K)時，其特性為①純導體②絕緣體③負電阻性④正電阻性。
 74. (4) 目前台灣的有線電視，其鎖碼台的解碼器實係一種①低通濾波器②高通濾波器③解調制器④陷波器。
 75. (2) 若積分電路中， T_s 為信號周期， T 為電路中之時間常數，若欲得到較佳之積分特性則
 ① $T_s \gg T$ ② $T_s \ll T$ ③ $T_s = T$ ④兩者無關。
 76. (2) 已知一電晶體 $\beta = 10$ ，則 α 為①0.95 ②0.909 ③0.99 ④1.1。
 77. (3) FET在低的 V_{DS} 時，可視為①定電流器②定電壓器③電阻④電感器。
 78. (1) 一個80W的電晶體(在25°C下的額定)，其衰減因素為0.5W/°C，則在125°C溫度下，其最大功率消耗值為①30W ②40W ③50W ④60W。

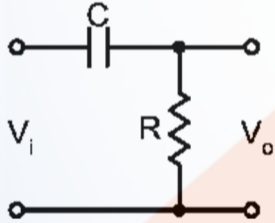
79. (3) 如下圖電路中，若該矽電晶體之 $h_{fe}=30$ ， $I_{CBO}=0$ ，則此電晶體動作為①截止②飽和③工作④不動作。



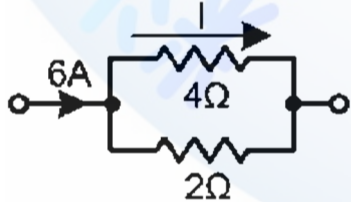
80. (4) 如下圖之放大器中，若 $V_i=2V$ ，則 V_o 為①2V②4V③8V④12V。



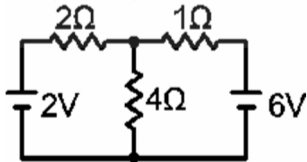
81. (1) 電壓增益+6dB，相當於電壓放大①2倍②3倍③4倍④6倍。
 82. (2) 某放大器增益為40，若加上負回授電路，回授量是輸入信號的10%，則其總增益為①4②8③12④24。
 83. (4) 如下圖所示高通濾波器，若輸入正弦波之頻率恰等於此電路之-3dB頻率時（截止頻率），則輸出波形的相位比輸入波形①落後 90° ②領先 90° ③落後 45° ④領先 45° 。



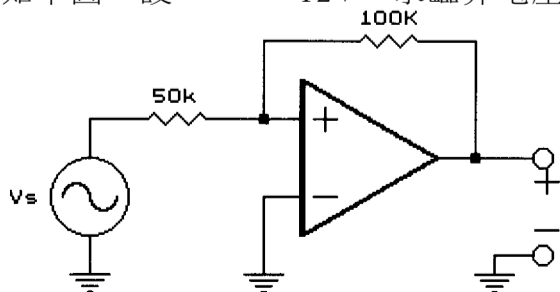
84. (1) 在史密特觸發電路中，若加入一規則的三角波之觸發信號（如正弦波），則其輸出波形為①方波②正弦波③不規則矩形波④鋸齒波。
 85. (2) 如下圖電路中，其電流I為①1A②2A③3A④4A。



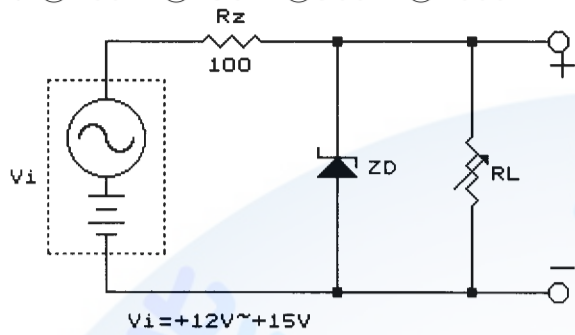
86. (4) 若 $5K\Omega$ 、 $5W$ 與 $5K\Omega$ 、 $2W$ 之兩個電阻器相串聯，則其等值電阻與瓦特數各為① $5K\Omega$ 、 $7W$ ② $10K\Omega$ 、 $7W$ ③ $10K\Omega$ 、 $6W$ ④ $10K\Omega$ 、 $4W$ 。
 87. (4) 如下圖所示，在 1Ω 兩端之壓降為何？（圖中電阻的單位均為 Ω ）①1V②1.2V③1.5V④2V。



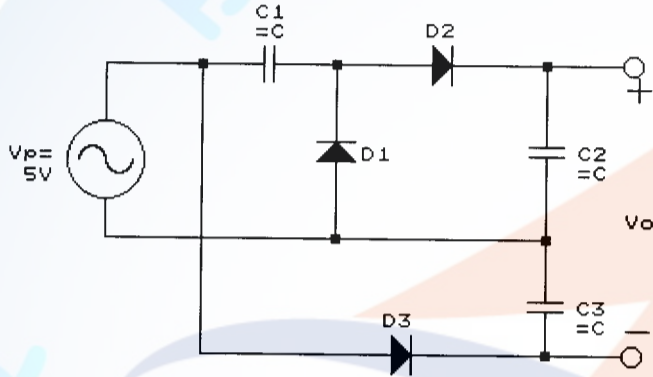
88. (1) 如下圖，設 $V_{O(sat)}=\pm 12V$ ，求臨界電壓上限 V_U 為若干？①+6V②-6V③+12V④-12V。



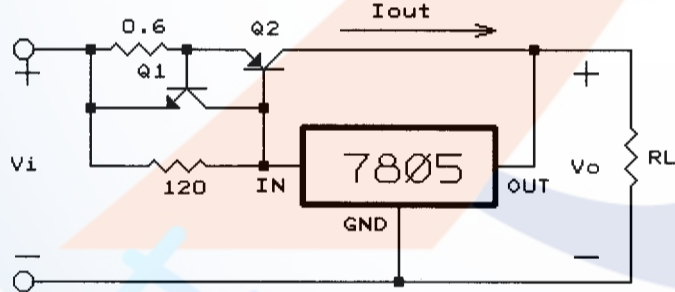
89. (4) 如下圖，設稽納二極體 $I_{z(\min)}=0\text{mA}$ ， $V_z=10\text{V}$ ， $P_z=400\text{mW}$ ，求達到正常穩壓時之 R_L 最大值為若干？① 100Ω ② 250Ω ③ 500Ω ④ 1000Ω 。



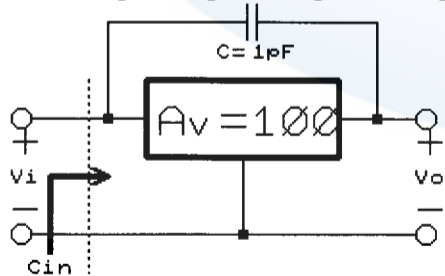
90. (2) 如下圖，倍壓電路中，設 V_D 為理想二極體，求直流平均輸出電壓 V_o 為若干？① 0V ② $+5\text{V}$ ③ -5V ④ $+10\text{V}$ 。



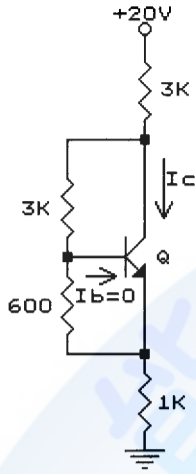
91. (2) 若某電路的頻率轉移函數 $H(f)$ 呈 -20dB/decade 衰減，是表示其轉換增益隨頻率每增加10倍，其增益下降為原來的① 0.01 ② 0.1 ③ 10 ④ 100 。
92. (3) 具有線性相位響應的主動濾波器電路為① 巴特沃斯(Butterworth)濾波器 ② 契比謝夫(Chebyshev)濾波器 ③ 貝索(Bessel)濾波器 ④ 匹配(Matching)濾波器。
93. (4) 如下圖， Q_1 與 Q_2 的 V_{BE} 均視為 0.6V ，求 I_{out} 的限流值為① 0.5mA ② 1mA ③ 0.5A ④ 1A 。



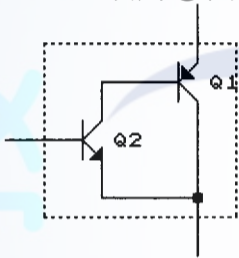
94. (2) 某電壓調節電路，當空載 ($I_L=0$) 時，輸出 V_o 為 10V ，當滿載 ($I_L=100\text{mA}$) 時，輸出 V_o 為 9.5V ，則其負載調整率為多少？① $+5\%$ ② $+5.26\%$ ③ -5% ④ -5.26% 。
95. (4) 如下圖，電路的電壓增益為100倍，求電路有效輸入電容量 C_{in} 約為若干？① 0.1pF ② 1pF ③ 10pF ④ 100pF 。



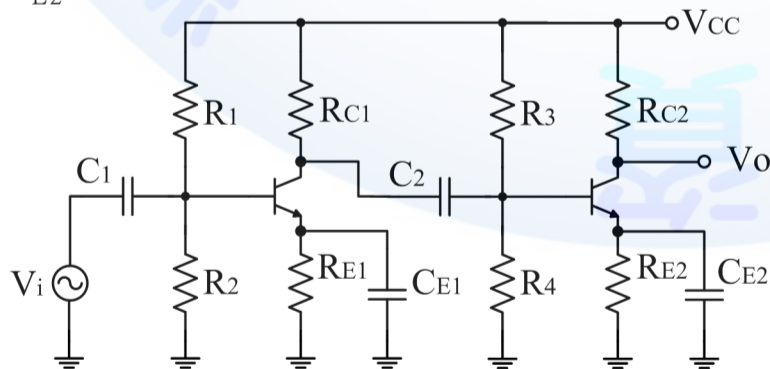
96. (2) 如下圖電路中 $I_b=0$ ， $V_{BE}=0.6V$ ，求電路 I_c 值約為若干？①2.1mA②3.1mA③4.1mA④5.1mA。



97. (3) 關於熱阻(thermal resistance)愈大的電晶體，下列敘述何者正確？①接合面的溫度愈低②容許外殼溫度愈高③接合面與外殼溫差愈大④集極容許消耗功率愈大。
98. (4) 設差動放大器的共模增益 A_c 為0.01，差模增益 A_d 為100，則此差動放大器的共模拒斥比CMRR應為若干？①+10dB②+20dB③+40dB④+80dB。
99. (3) 如下圖達靈頓對(Darlington pair)，其電路特質為？①異型PNP靈頓對②同型PNP靈頓對③異型NPN靈頓對④同型NPN靈頓對。

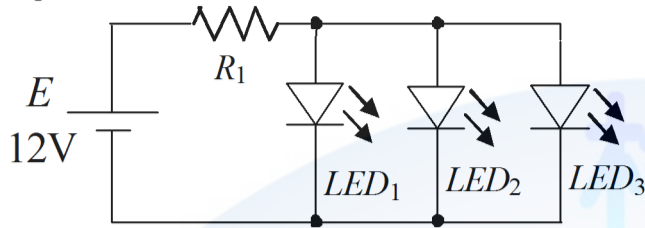


100. (1) 某甲類功率放大器，以變壓器耦合輸出到負載時，若 $V_{cc}=20V$ ， $N_p:N_s=5$ ，喇叭阻抗為 8Ω ，則最大理想輸出功率為？①0.25W②0.5W③0.75W④1W。
101. (123) 下列有關二極體特性之描述，下列何者正確？①稽納二極體摻雜濃度高於一般二極體②稽納二極體工作於逆向偏壓，具有穩壓作用③稽納二極體在順向偏壓時，具有整流作用④二極體內的過渡電容(Transition capacitance)，電容量隨逆向偏壓增加而增加。
102. (124) 兩個共射極放大器構成RC耦合串級放大電路，下列敘述何者正確？①第一級直流工作點的變化不會影響到第二級的直流工作點②高頻的電壓增益受到極際電容的影響而降低③第一級直流工作點的變化會影響到第二級的交流電壓增益④低頻的電壓增益受到耦合電容的影響而降低。
103. (123) 如下圖所示之電路，下列敘述何者正確？①該電路為RC耦合電路，容易隔離兩級間直流電壓的相互干擾② R_1 、 R_2 為偏壓電阻，提供電晶體偏壓③ C_{E2} 為旁路電容，可提高電壓增益④ R_{E1} 及 R_{E2} 為正回授電阻，可穩定直流偏壓，不受溫度變化影響。

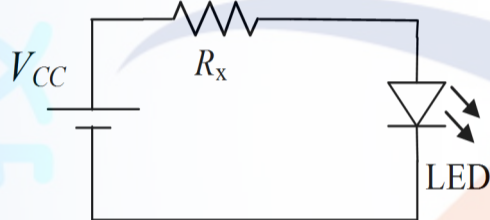


104. (134) 下列哪些型振盪器之輸出電壓為正弦波？①RC相移振盪器②電晶體組成不穩態多諧振盪器③Wien bridge振盪器④Colpitts振盪器。
105. (124) 電阻器在下列哪些情況會過熱而燒毀？①0.5k-1W電阻器流過50mA②3W電阻器流過0.3A與兩端電壓為13V③2k-1/2W電阻器兩端電壓為20V④1-3.5W電阻器流過2A。

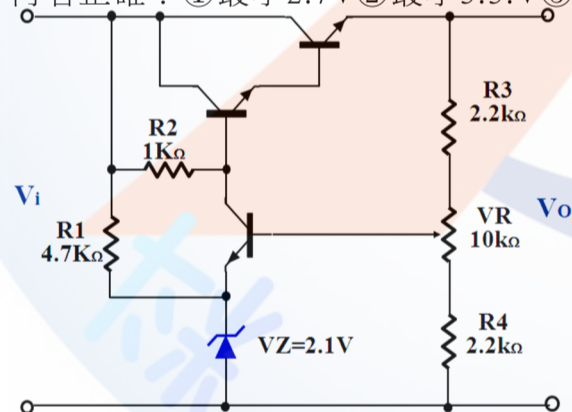
106. (23) 已知一顆高亮度LED正常點亮的順向電壓為3.2V與順向電流為10~15mA，則下列哪些為下圖中 R_1 合理值？①390②270③200④100。



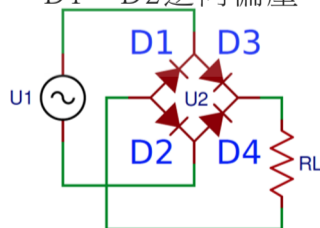
107. (134) 下列哪些元件具有正電阻的特性？①稽納二極體②隧道(透納)二極體③變容二極體④場效應電晶體。
108. (14) 理想的電壓運算放大器(OPA)的敘述，下列何者正確？①輸入阻抗=無限大；輸出阻抗=0②輸入阻抗=0；輸出阻抗=無限大③輸入阻抗=無限大；輸出阻抗=無限大④頻帶寬度=無限大；輸出增益=無限大。
109. (123) 關於電子電路回授的敘述，下列何者正確？①正回授常用來產生震盪②負回授會降低電路之電壓增益③回授是指將放大器的輸出訊號取出一部分或全部，重新送回輸入電路④負回授可以穩定電路，但是容易使輸出波形失真。
110. (24) 已知交流電壓 $v(t)=5\sin(60t+30^\circ)V$ ，下列敘述何者正確？①有效值為5V②最大值為5V③頻率為60Hz④相角為 30° 。
111. (234) 如下圖所示，若 $V_{CC}=5V$ ，LED順向電壓為1.7V，順向電流界定在10mA~20mA之間，則 R_x 應可選用下列哪些電阻較合適？①150 Ω ②220 Ω ③270 Ω ④300 Ω 。



112. (23) 如下圖所示為一典型直流穩壓電源調整電路， $V_{be}=0.7V$ ，其輸出電壓可調整之範圍，下列敘述何者正確？①最小2.7V②最小3.3V③最大18.3V④最大21V。

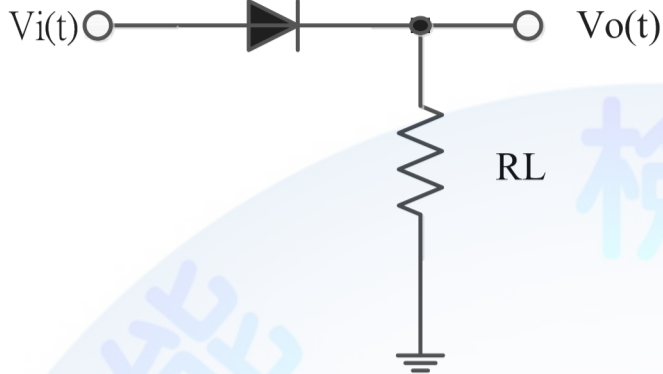


113. (12) BJT電晶體各種組態中，下列哪幾項屬於CC組態的特徵？①電流增益最高②輸入阻抗最高③電壓增益最高④輸出阻抗最高。
114. (12) 橋式全波整流電路圖如下，下列敘述何者正確？①D1、D4順向偏壓時，D2、D3逆向偏壓②D2、D3順向偏壓時，D1、D4逆向偏壓③D1、D2順向偏壓時，D3、D4逆向偏壓④D3、D4順向偏壓時，D1、D2逆向偏壓。



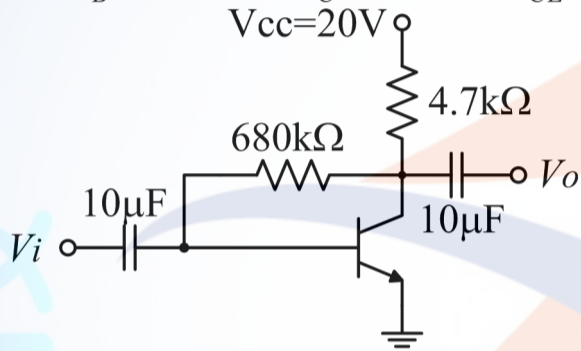
115. (124) 場效電晶體(FET)包含哪些應用？①壓變電阻②電阻負載③負電阻④記憶裝置。

116. (14) 下圖半波整流電路中，輸入電壓 $V_i(t)=200\sin(377t)V$ ，下列敘述何者正確？① $V_o(t)$ 的頻率為60Hz② $V_o(t)$ 的有效值為63.6V③ $V_o(t)$ 的平均值為100V④二極體的PIV值為200V。



117. (24) 理想運算放大器的特性，下列敘述何者正確？①輸出阻抗為無限大②差動輸入時，共模拒斥比(CMRR)無限大③輸入阻抗為零，即輸入電流 $I_i=0$ ④頻帶寬度無限大。

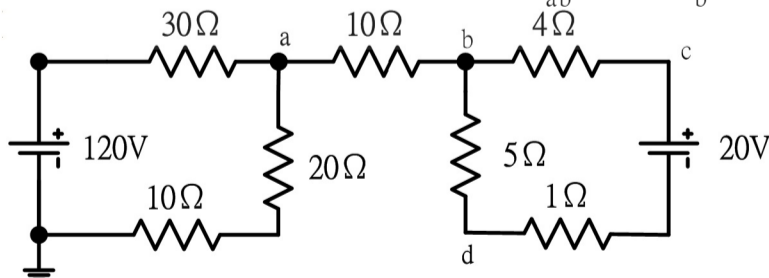
118. (23) 下圖CE放大器中， $V_{CC}=20V$ ， $\beta=120$ ， $V_{BE}=0.7V$ ，下列何者正確？① $I_B=28.38\mu A$ ② $I_C=1.86mA$ ③ $V_{CE}=11.26V$ ④ $V_{BC}=10.56V$ 。



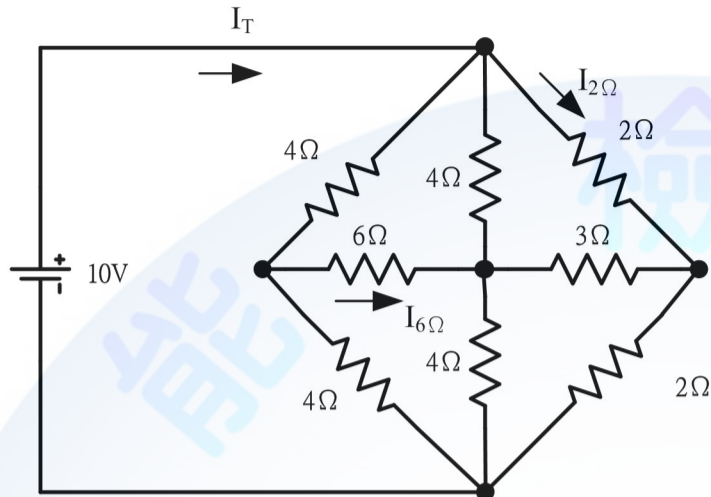
119. (123)

120. (13) 有關二極體的使用，下列敘述何者正確？①1N4001為PN二極體編號②一般有白色環狀帶或有標記的哪一端為P③可使用三用電表歐姆檔測試二極體好壞④所有二極體若要正常工作，皆需要加順向偏壓。
121. (14) 下列敘述何者正確？①低雜質濃度的半導體，溫度升高，電阻降低②絕緣體的溫度升高，電阻增加③金屬導體的溫度升高，傳導性增加④高雜質濃度的半導體，溫度升高，電阻增加。
122. (12) 在矽半導體材料中，摻入五價元素後，下列敘述何者正確？①屬於N型半導體②少數載子為電洞③屬於P型半導體④少數載子為電子。
123. (12) 有關電晶體特性曲線敘述，下列何者正確？①集極輸出特性曲線表示的是 V_{CE} 與 I_C 之間的關係②基極輸入特性曲線表示的是 V_{BE} 與 I_B 之間的關係③繪製集極輸出特性曲線時是以 I_C 為參考基準④ V_{CE} 對 V_{BE} 與 I_C 之間的關係影響很大。
124. (12) 有關電晶體直流參數之敘述，下列何者正確？

$$\alpha = \frac{\beta}{1+\beta} \quad I_E = \frac{\beta}{\alpha} I_B \quad I_C = I_E + I_B \quad \beta = \frac{\alpha}{1+\alpha}$$
 ① ② ③ ④
125. (14) 一部電源供應器，其輸出阻抗為 2Ω ，開路電壓為30V，滿載電流為2.5A，VR為電壓調整率(Voltage Regulation)、 V_{NL} 為開路電壓、 V_{FL} 為滿載電壓，下列何者正確？①定義為 $VR=(V_{NL}-V_{FL})/V_{FL} * 100\%$ ②定義為 $VR=(V_{NL}-V_{FL})/V_{NL} * 100\%$ ③ $VR=20\%$ ④ $VR=17.67\%$ 。
126. (14) 如下圖電路中，下列何者正確？① $V_{ab}=0V$ ② $V_b=68V$ ③ $V_{db}=10V$ ④ $V_c=68V$ 。



127. (234) 如下圖電路中，下列何者正確？
 ①總電阻 $R_T=4\Omega$ ②總電流 $I_T=5A$ ③流經 6Ω 的電流 $I_{6\Omega}=0$ ④流經 2Ω 的電流 $I_{2\Omega}=2.5A$ 。



128. (34) 有關磁力線之敘述，下列何者正確？
 ①磁鐵內部由N到S ②磁力線無論進入或離開磁鐵均與其表面平行 ③磁力線是封閉曲線 ④磁力線彼此不相交。
129. (34) 理想電壓源與電流源內阻，下列敘述何者正確？
 ①電壓源內阻愈大愈好 ②電流源內阻愈小愈好 ③電壓源內阻愈小愈好 ④電流源內阻愈大愈好。
130. (234) 有關電子電路中達靈頓(Darlington)放大器之特性，下列敘述何者正確？
 ①電壓增益高 ②電流增益高 ③輸入阻抗高 ④輸出阻抗低。

11700數位電子 乙級 工作項目08：微電腦學

1. (3) 對於Bit-sliced Microprocessor (以位元配置微處理機)所組成之CPU，下列敘述何者為誤？
 ①此CPU的字元長度(Wordlength)可以調整改變 ②其指令集可用微指令來定義 ③一般皆以8個位元形成模組形式 ④可用來模擬某CPU。
2. (4) 下列關於記憶體的敘述何者為誤？
 ①PROM為唯讀記憶體的一種 ②通常SRAM (靜態隨機存取記憶體)比DRAM快 ③磁帶、磁碟與磁鼓等都屬於輔助記憶體，其成本較低，但存取速度較慢 ④快取記憶體(Cache Memory)為一成本較高，速度較快之記憶體，因此必須使用DRAM (動態隨機存取記憶體)。
3. (4) 若以 $256K \times 1$ 之DRAM組成 $512K \times 16$ 之記憶容量區，則需幾個同型IC？
 ①8 ②16 ③24 ④32。
4. (3) 以下何種CPU使用管線式(Pipeline)的設計？
 ①Z-80 ②8039 ③8088 ④8085。
5. (4) 多人使用的電腦系統(Multi-user Computersystem)不可或缺的條件是
 ①高速記憶體 ②記憶體保護 ③多重微處理機 ④同時多工(Multitasking)。
6. (1) 作業系統軟體中，核心(Kernel)部分最好以哪種語言來寫最具效率？
 ①組合語言 ②PASCAL語言 ③BASIC語言 ④FORTRAN語言。
7. (4) 在微處理機執行完加法(ADD)指令後，不會影響哪一旗標？
 ①Zero ②Carry ③Overflow ④Interrupt。
8. (2) 微電腦之堆疊器都放在
 ①ROM ②RAM ③CPU ④CACHE 中。
9. (3) 下列哪一種不屬於微電腦系統內部匯流排？
 ①地址匯流排 ②資料匯流排 ③S-100匯流排 ④控制匯流排。
10. (1) 程式執行中以哪一類指令最多？
 ①資料搬移 ②控制轉移 ③移位 ④算術演算。
11. (4) 指令暫存器(IR)是在哪一單元內？
 ①算術運算單元 ②邏輯單元 ③記憶單元 ④控制單元。
12. (1) 下列何者為“可程式週邊介面控制”用晶片？
 ①8255 ②8048 ③8085 ④8087。
13. (1) 將監督程式放在ROM內稱之為
 ①韌體 ②軟體 ③硬體 ④半導體。
14. (4) 下列哪一種記憶體的單位成本最高？
 ①DRAM ②EPROM ③PROM ④Cache 記憶體。
15. (2) 微電腦內的比較指令是以
 ①加 ②減 ③及 ④互斥 完成比較動作。
16. (3) 十六進制度 $AE0_{(16)}$ 之2的補數為何？
 ① $B1F_{(16)}$ ② $21F_{(16)}$ ③ $520_{(16)}$ ④ $220_{(16)}$ 。
17. (4) 對NOR閘特性的描述，下列哪一種正確？
 ①必須全部輸入為0時，輸出為0 ②必須全部輸入為1時，輸出則為0 ③只要輸入有0時，輸出為1 ④只要輸入有1時，輸出則為0。
18. (1) 下列的程式，哪一個不包含在BIOS內？
 ①編譯程式 ②開機自我測試程式 ③啟動載入程式 ④輸入/輸出支援程式。

19. (2) 欲驅動共陰極的十六進碼對七段數字顯示器之解碼器，當其輸入端DCBA=1001₍₂₎時，其輸出端abcdefg應為何①1110111②1111011③0000100④0001000。
20. (3) 下列何者為CPU中負責解譯、監督程式指令的部門①累積器②暫存器③控制單元④記憶體。
21. (2) 暫存器定址模式是指被傳送的資料存放在何處？①暫存器所指的記憶體位址中②暫存器中③ALU中④暫存器所指的堆疊器中。
22. (1) 下面的敘述，哪一個不是巨集(MACROS)的優點？①CPU暫存器以及旗標的值可以確保不致造成混亂②原始程式可以縮短③避免重複撰寫相同步驟指令④程式易於改變與除錯。
23. (4) 下面的步驟，哪一個不是CPU接受中斷要求後的反應？①將控制權轉移給適當的中斷服務程式②保存程式計數器的現值③跳到一個中斷副程式去執行④結束目前程式執行把控制權交還給系統監督程式。
24. (4) 開發一個軟體程式是由下列五項步驟所組成，A.程式設計、B.維修、C.編碼(coding)與除錯、D.測試系統、E.問題定義，其步驟的執行順序應為何①ABCDE②EABCD③ECABD④EACDB。
25. (2) 由主程式呼叫副程式時，有時須將參數值轉移給副程式使用，下面哪一個不可做為參數傳遞的方法？①將參數存在暫存器中②將參數存在指令暫存器中③將參數存在堆疊器中④將參數存在特定的記憶體中。
26. (4) 下面哪一個是機械語言程式的優點？①易懂而簡潔②易於偵錯③容易維修④執行快而有效率。
27. (3) 利用二進位0與1來表示十進位數0到9的一種碼，例如25為00100101，這種碼稱為什麼碼①EBCDIC碼②ASII碼③BCD碼④OP碼。
28. (3) 在1971年11月第一個4位元的微處理機4004問世，這是哪一家公司的產品①Motorola公司②IBM公司③Intel公司④TexasInstrument公司。
29. (2) 某一計算機執行一個指令的速度為100奈秒(nanosecond)，相當於多少秒① 1×10^{-9} 秒② 1×10^{-7} 秒③ 1×10^{-6} 秒④ 1×10^{-5} 秒。
30. (4) 下面哪一個指令與呼叫副程式沒有直接的關係①RETURN②PUSH③POP④MOV。
31. (3) SN74LS90IC是下列何種元件①算術與邏輯運算單元②中央處理單元③計數器④移位暫存器。
32. (1) 下面哪一種裝置不屬於輔助記憶體？①EPROM②磁帶③硬碟④軟碟。
33. (3) 某一EPROM記憶體IC，其位址接腳為5Bits，而每一位址的容量為1Byte，則此IC的記憶總容量為①32Bits②128Bits③256Bits④512Bits。
34. (4) 欲將組合語言的原始程式譯成目的程式模組時，須用①載入器(Loader)②翻譯器(Compiler)③編輯器(Editor)④組譯器(Assembler)。
35. (3) 微處理器所能執行的語言為①BASIC②C語言③機器語言④組合語言。
36. (2) 2764為一8Kx8的記憶體IC，其位址線共有①12條②13條③14條④15條。
37. (1) 商用筆記型電腦的顯示器通常為①LCD②LED③CRT顯示器④電漿顯示器。
38. (3) 欲規劃56Kx16bits的記憶區時，需使用幾顆8Kx8的2764①7②8③14④16。
39. (2) 下列敘述何者為錯誤？①CPU由ALU、ACC與控制單元等組成②堆疊是採用先進先出方式③資料匯流排為雙向性④旗標暫存器是指示ALU運算後的情況。
40. (4) 對於DRAM特性的描述，何者是不正確的？①單一晶片容量較大②需要有復新(Refresh)動作③包裝上較少的外部接腳④有較佳的存取速度。
41. (1) 副程式或中斷服務執行完畢要返回原程式的位址是由何處取得？①堆疊器(Stack)②指標暫存器(Indexregister)③程式計數器(Programcounter)④位址解碼器(Addressdecoder)。
42. (4) 假設累積器(ACC)=00000001(B)，暫存器(R0)=00000011(B)，當二者執行加法指令後，下列哪一個旗標(Flag)會被設定(set)？①進位旗標(CY)②半進位旗標(AC)③溢位旗標(OV)④奇位旗標(P)。
43. (4) 一般微處理器(CPU)的中斷返回指令(RETR，或RETI)和副程式返回指令(RET)是不同的，其主要差別在於①返回位址長度不同②返回位址存放的記憶體不同③副程式返回尚需多取回原旗標狀態值④中斷返回尚需多取回原旗標狀態值。
44. (2) 若某十六位元的CPU，其所撰寫的程式長度為900H，若以2Kx8的EPROM作為記憶體區的設計元件，請問最少需要幾顆①2②4③6④8。
45. (3) 下列哪一項不是使用單晶片微電腦元件的優點①硬體製作較簡單②料件採購及管理較單純③系統有較大的擴充性④軟體程式可以有較高的防讀保護。
46. (4) IBMPC/AT所使用的程式中斷控制器，其編號為①8237②8253③8255④8259。
47. (1) 微電腦系統以RS-232C串列方式傳輸資料到週邊裝置，其串列傳輸格式為一位元啟始位元，8位元資料，一位元同位元，2位元結束位元，若以2400鮑率(Baud-rate)連續傳送100個位元組(Byte)之資料，所需的時間約為①0.5秒②2.4秒③100秒④2400秒。

48. (2) 在中斷式I/O中，當I/O裝置需要作I/O服務處理時，會以何種信號來通知CPU，以進行I/O傳輸服務？①讀寫線(R/W)②中斷要求線(IRQ)③中斷認知線(IACK)④晶片選擇線(CS)。
49. (4) 8088CPU欲讀取獨立式I/O資料時，所使用的控制信號，下列何者正確？① $\overline{WR}=0, M/\overline{IO}=0$ ② $\overline{RD}=1, M/\overline{IO}=1$ ③ $\overline{RD}=1, M/\overline{IO}=0$ ④ $\overline{RD}=0, M/\overline{IO}=0$ 。
50. (4) 十六位元的位址線匯流排，最大可支援到多少個記憶體位址？①16個②1024個③4096個④65536個。
51. (3) 有一個典型的記憶體IC其容量為1Meg×8位元(bits)，則其位址線(addressbus)有幾條？①10條②16條③20條④24條。
52. (2) DMA(DirectMemoryAccess)處理速度快，適合大量資料傳送，主要原因為①不必使用位址線②不必經由CPU傳送③使用較多的控制線④使用較多的資料線。
53. (2) 某電腦螢光幕的解析度為1240×1024點，且為256色，則該電腦須大約使用多少記憶體來控制螢光幕①1.3Mbits②1.3MBytes③320Mbits④320MBytes。
54. (3) CMOSIC比TTLIC較具有較低的功率消耗，但其最大缺點是響應時間較長，此段時間通稱為①上升時間②下降時間③傳遞延遲④作業時間。
55. (2) Intelpentium III 微處理器所運作的內部工作頻率產生，下列敘述何者正確①等於外頻②外頻乘於倍數③內頻乘於倍數④外頻除於倍數。
56. (2) 當磁片執行格式化指令時，會建立幾份檔案配置表(fileallocationtable)①1②2③3④4。
57. (1) RISC擁有一簡化的控制單元，請問典型的單一指令執行需多少機械週期(machinecycle)①1②2③3④4。
58. (4) 下列何種類型的PROM可以不需要從腳座上移開，即可進行清除或更新其內部儲存資料？①UV-EPROM②EPROM③OTPROM④E²PROM。
59. (3) 下列何者為熱插拔(hot-pluggable)裝置介面①PCI②COM③USB④LPT。
60. (4) 系統中的韌體(firmware)一般不適合儲存於下列哪種記憶體中？①EEPROM②EPROM③PROM④RAM。
61. (123) 有關CPU的敘述，下列何者正確？①ALU用來做算術及邏輯運算②暫存器用來幫助CPU做運算或暫存資料之用③指令暫存器用來暫存讀入CPU內的指令碼④某N位元的CPU，此N位元是指位址匯流排之數目。
62. (23) 有關中央處理單元(CPU)的敘述，下列何者正確？①CPU目前執行的指令儲存於程式計數器(Programcounter)中②CPU內部的位址匯流排有34條，表示主記憶體的最大可定址空間有16GB③若CPU的速度為200MIPS，代表CPU平均執行一個指令所需的時間為5ns④單核心微處理器可用於多工環境的作業系統下，指揮各單元進行平行處理。
63. (234) 下列哪些項目與微處理機的處理速度有關？①Addressbus的位元數②管線式的指令作業③時脈的頻率④Databus的位元數。
64. (234) 十六進制資料依序運算 $b9_{16} \text{ AND } 3f_{16} \text{ XOR } ae_{16} \text{ H}$ ，下列哪些不同進制資料值為其等效結果？① 10100111_2 ② 227_8 ③ 151_{10} ④ 97_{16} 。
65. (234) 關於簡單型可程式規劃邏輯元件(SPLD)的敘述，下列何者正確？①最常被使用到的SPLD型態是用T型正反器和PAL組合在一起②Macrocell包含一個積之和(SOP)的組合邏輯函數和一個可自由選擇的正反器③SPLD在積體電路元件內除了有AND-OR陣列外，還包括了正反器④SPLD的每個部分被稱做Macrocell，一個Macrocell就是一個電路。
66. (124) 一個典型的SPLDIC，它的包裝裡包含8-10個Macrocell，Macrocell的規劃是可以選擇的，其規劃特色包含下列何者？①暫存器的清除與設定的選擇②選擇時脈邊緣觸發的極性③所有的正反器都有獨立的時脈輸入④使用或不使用正反器的能力。
67. (12) 電腦系統中，下列何者屬於非加權碼？①BIG-5②ASCII③BCD④二進制碼。
68. (134) 有關保護智慧財產權的各項法律中，下列何者其取得保護的方法須經過申請登記或審查核准方能產生效力？①積體電路電路布局保護法②著作權法③專利法④商標法。
69. (124) 有關微電腦系統的起動，下列敘述何者正確？①啟動程式(Bootling)可透過硬體按鈕或軟體指令啟動一組程序，用來初始化電腦系統或裝置②Bootloader是指一組程式當電腦系統完成自我診斷後，協助載入作業系統或一組程式③Bootloader會先被存在SRAM中，再被載入主記憶體執行④可透過JTAG介面直接燒錄Bootloader。
70. (123) 有關微處理器之外部中斷信號被偵測到時，下列敘述何者正確？①程式計數暫存器會被堆疊保存②跳至中斷向量所指示的位址③執行中斷向量為起始位址的中斷副程式④不再接受任何中斷。
71. (23) 當89S51/52CPU的RESET腳接高準位超過2個機械週期時，會產生重置動作，下列敘述何者正確？①內部RAM都清除為0②埠1(Port1)為11111111B③暫存器SP的內容為00000111B④暫存器DPTR的內容為FFF0H。

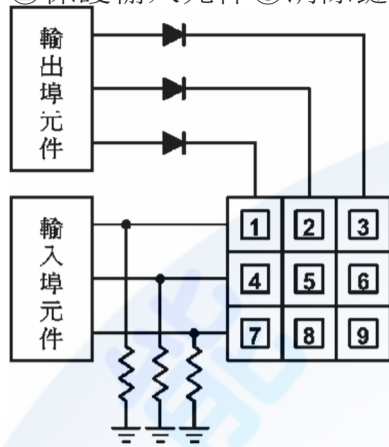
72. (13) C語言程式中， $a=13$ ， $b=6$ ， $num=0$ ，下列敘述何者正確？①執行 $num=(++a)+(++b)$ 後， $num=21$ 、 $a=14$ 、 $b=7$ ②執行 $num=(a++)+(b++)$ 後， $num=21$ 、 $a=14$ 、 $b=7$ ③執行 $a+=a+(b++)$ 後， $num=0$ 、 $a=32$ 、 $b=7$ ④執行 $a*=b--$ 後， $num=0$ 、 $a=65$ 、 $b=5$ 。
73. (134) 有關微電腦設備，其CPU之資料匯流排(Data Bus)與位址匯流排(Address Bus)各有32條，下列敘述何者正確？①這是一部32位元的電腦②這部電腦的CPU最大定址能力為32GB③這部電腦一次可以處理4位元組的資料④電腦最大主記憶體容量為16GB。
74. (124) 有關微處理器，下列敘述何者正確？①指令週期包括擷取、解碼、執行及儲存等四個步驟②電腦工作頻率(Clock Frequency)的倒數即為時脈週期(Clock Cycle)③單核心微處理器不能用於多工環境的作業系統④具有超過2個以上CPU的電腦，可稱之為「多核心CPU」電腦。
75. (123) 下列哪幾項作業系統較適用於嵌入式系統？①Android②iOS③uCLinux④Unix。
76. (12) 下列哪幾項是屬於開源(Open Source)嵌入式軟硬體協同開發系統？①Arduino②Raspberry Pi③AndeShape④Zedboard。
77. (13) C語言程式中的for，while及do...while三種迴圈，下列敘述何者正確？①for迴圈是前端測試判斷條件②while迴圈是後端測試判斷條件③do...while迴圈至少執行迴圈主體1次④do...while迴圈是在測試判斷條件不成立時執行迴圈主體。
78. (12) 有關直接記憶體存取(DMA)，下列敘述何者正確？①可以與CPU同步作業②協助記憶體資料存取的機制③是唯讀記憶體(ROM)的一種④屬於快取記憶體(cache memory)。
79. (12) 有關嵌入式系統，下列敘述何者正確？①一定會有中央處理器②一定會有記憶體③一定要有螢幕顯示器④一定要有JTAG介面。
80. (12) 有關哈佛架構，下列敘述何者正確？①程式記憶體與資料記憶體可各自獨立存取②ARM9採用此架構③與范紐曼架構相同但效能較高④指令和資料的寬度必須一致。
81. (12) 有關8位元微控制器的定義，下列敘述何者正確？①資料暫存器為8位元②資料匯流排為8位元③位址匯流排為8位元④計時器為8位元。
82. (12) 用微控制器控制LED亮度，下列敘述何者正確？①加入DAC電路②採用PWM方法③加入記憶體④採用DMA方法。
83. (12) 有關ISP(In-System Programming)，下列敘述何者正確？①常用JTAG協定介面②可以即時修改程式③是一種獨立式燒錄器④常使用IEEE488介面。

11700數位電子 乙級 工作項目09：微電腦介面

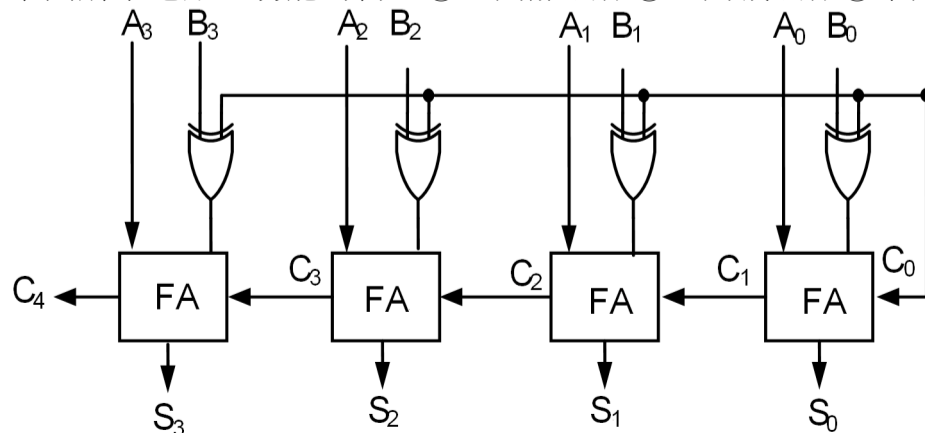
1. (2) 在RS-232C傳送中，一端以2400bps傳送，另一端必須以多少bps接收
①1200②2400③4800④9600。
2. (1) 下列何者是具有偶同位(EvenParity)的ASCII碼①01001000②10101000③11110001④01010001。
3. (4) 有關下列敘述何者不正確①CMOS消耗功率較低②ECL速度較快③TTL V_{cc} 電壓為+5V④CMOS傳輸延遲(PropagationDelay)時間較TTL短。
4. (3) 下列哪一個IEEE-488信號是由發言者(Talker)發送？①NRFD②NDAC③DAV④REN。
5. (2) PIA(Programmable Interface Adapter)主要是用來做①程式中斷處理②可程式控制介面③直接記憶體存取處理④緩衝器。
6. (3) 以1200bps傳送率(BaudRate)傳送8位元資料，若不含控制信號，則需費時
①1.34ms②3.35ms③6.7ms④26.8ms。
7. (4) 有關同步與非同步傳輸，下列何者正確①在非同步傳輸中，只要資料位元，不必加控制位元②同步傳輸比較慢③傳送和接收的傳送率(Baudrate)不須一樣④非同步傳輸資料通常傳輸量較小。
8. (3) Centronics介面之資料傳送信號線有幾條①1條②4條③8條④16條。
9. (2) RS232C介面的輸出端logic "0"，其原始定義為①2.4~5.0V②3~15V③0~0.8V④0~5V。
10. (4) 下列有關IEEE-488匯流排之敘述，何者不正確①使用非同步傳送②可有發言者(talker)③可有收聽者(Listener)④使用同步傳送。
11. (2) 線上實體模擬器(ICE)之模擬(Emulation)記憶體係①在待測系統內部②在ICE內部③在電腦內部④在磁碟機內部。
12. (3) 在介面電路中通常使用下列何種元件與匯流排(BUS)連接？①多工器②正反器③三態緩衝器④計數器。
13. (1) 8255A係一並列輸出／輸入LSI晶片，被規劃為基本I/O是屬於何種模式？
①Mode0②Mode1③Mode2④Mode3。

14. (3) 下列敘述何者為正確①RS-232C以並列方式輸出②GPIB以串列方式輸出③USB的傳輸速度比RS-232C快④RS-232C之資料線比較多。
15. (3) 用RS-232C作雙向資料通信時，至少需要幾條線？①1條線②2條線③3條線④4條線。
16. (3) 若位址匯流排包含24條線(A0~A23)則可定址空間是①256Kbyte②1Mbyte③16Mbyte④64Mbyte。
17. (1) 下列哪一個RS-232C信號是由DTE發送？①RTS②CTS③RXD④DSR。
18. (2) 電腦一般為取得外界壓力、溫度等物理量的電氣，必須透過①D/A②A/D③V/I④F/V 轉換成數位形式。
19. (1) 使用線上實體模擬器(ICE)時，下列何者須自待測系統拔出①CPU②ROM③RAM④I/O。
20. (4) 8253一般可規劃成幾種操作模式①2種②3種③5種④6種。
21. (4) 下列何者不是控制匯流排的功能？①定義系統中硬體動作型態②提供資料轉移的起始脈衝③提供資料轉移的終止脈衝④傳送資料。
22. (1) 為防止遭受同一個不可掩罩中斷(NMI)重複請求中斷，此種中斷信號應為下列何種形式？①邊緣觸發②位準觸發③正電位觸發④負電位觸發。
23. (3) 在串列傳送資料時，不考慮控制位元，則下列何者為正確？①MSB與LSB同步傳送②LSB跟在MSB後傳送③最先傳送LSB④最先傳送MSB。
24. (1) 在20mA電流迴路界面中，下列何者為正確①20mA表示邏輯1②0mA表示邏輯1③20mA表示邏輯0④-20mA表示邏輯0。
25. (2) UART(Universal Asynchronous Receiver Transmitter)非同傳輸接收器與UART之間傳輸方式為何？①並列輸出串列輸入②串列輸出串列輸入③並列輸出並列輸入④串列輸出並列輸入。
26. (4) 下列對RS-232C信號之描述何者不正確①正電壓表示邏輯零②space狀態之電壓為+3V~+15V③負電壓表示停止④為正邏輯位準。
27. (2) 對記憶體晶片而言，其資料線在何時呈現輸入狀態？①晶片被選到時②WRITE信號動作(active)時③READ信號動作時④READ與WRITE同時動作時。
28. (4) Centronics印表機標準介面之連接器，其接腳數目為①9②29③25④36。
29. (1) 下列何者不屬於IEEE-488的匯流排①位址匯流排②資料匯流排③資料傳輸控制線④介面管理線。
30. (4) 下列何者不是進行中斷查詢、並安排回應優先順序的類型？①軟體查詢②硬體查詢③向量式④記憶體對映式。
31. (4) 下列對開路集極驅動器的特性說明何者不正確①邏輯1時為高阻抗②邏輯0時為低阻抗③由高至低準位轉換快速④由低至高準位轉換快速。
32. (3) 下列對TTL圖騰柱式輸出驅動器的特性說明何者不正確①阻抗不會變動②由高至低準位轉換快速③阻抗高④由低至高準立轉換快速。
33. (4) 下列何者不是TTL輸入端之重要特性？①輸入電流準位②輸入電壓準位③雜訊免疫度④延遲。
34. (4) 下列何者不是解決開關彈跳現象的方法？①單擊電路②門鎖電路③軟體延時副程式④電阻分壓電路。
35. (4) 下列何者傳輸速率最快①RS-232C②Centronics③IEEE-488④USB。
36. (4) 以RS-232C將電腦與週邊連接，若無法連線時，下列何者不是問題發生的原因①信號準位不同②參數(parameter)之設定不一致③資料傳送速率不一致④使用不同廠牌RS-232C介面。
37. (2) 個人電腦中的快取(Cache)記憶體是使用①DRAM②SRAM③ROM④EPROM。
38. (1) 下列記憶體存取時間最快者為①暫存器②SRAM③DRAM④磁碟。
39. (3) 下列敘述何者正確①呼叫副程式時不必考慮累加器資料暫存②CPU執行中斷時，不能再接受其他中斷③CPU認可中斷請求後將PC值存入堆疊④執行中斷時，不必清除旗標。
40. (4) 80x86PC執行Reset動作後，下列敘述何者不正確①PSW(旗標)清除為0②IP、DS、DD與ES等暫存器清除為0③CS暫存器設定為FFFFH④CPU自FFFFH位址開始執行指令。

41. (1) 如下圖所示，為一軟體掃描方式的鍵盤電路，圖中的電阻器作用為①在無按鍵時輸入為低電位②保護輸入元件③消除鍵盤彈跳效應(Debounce)④消除電源雜訊。



42. (4) 有一非同步式的串列介面，其通信協定為8bits data，無同位元檢查碼，1bit起始位元，1bit結束位元，在9600bps的傳輸率狀況下，傳送一個192Bytes長度的檔案需耗時①0.016秒②0.02秒③0.16秒④0.2秒。
43. (3) 開路集極TTL與CMOS相連接時，下列敘述何者正確？①外加提升電阻至CMOS V_{DD} 端②外加提升電容至CMOS V_{DD} 端③外加提升電阻至TTL V_{CC} 端④外加提升電容至TTL V_{CC} 端。
44. (2) UART將並列式資料轉成串列型態送出時，除了先送出起始位元(Startbit)後，接著傳送①高位元(MSB)②低位元(LSB)③同位元(Parity)④結束位元(Stop)。
45. (1) 下列何者屬於可規劃定時/計數元件①8253②8255③8259④6845。
46. (3) 典型微電腦的PCI匯流排其資料位元寬度為①8②16③32④64。
47. (2) 典型微電腦的ISA匯流排架構其內部資料寬度為16位元，而外部連結資料寬度為多少位元①8②16③32④64。
48. (2) 在56Kbps傳輸率之下，請問每一位元傳送絕對時間為① $8 \mu s$ ② $18 \mu s$ ③ $28 \mu s$ ④ $38 \mu s$ 。
49. (1) 典型並列埠不具備下列何種特性①須有位址控制線②具有開集極特性③須使用資料控制線④具有三態輸出特性。
50. (3) Centronics型態印表機，其主機端所連接的接腳界面共有幾隻腳位？①5②9③25④36。
51. (13) 有關微電腦的I/O位址控制敘述，下列何者正確？①直接式I/O位址不屬於記憶體位址的一部分②記憶體映像式I/O並不需佔用記憶體位址③具有I/O專用指令則為獨立式I/O定址④記憶體映像式I/O位址不需使用記憶體存取指令。
52. (34) 有關RS-232C非同步傳輸的資料格式，下列敘述何者正確？①啟始位元(Startbit)為高電位，Space狀態②啟始位元可有兩個位元③結束位元(Stopbit)為高電位，Mark狀態④結束位元可有兩個位元。
53. (124) 下列哪些方式具有無線介面感測或傳輸功能？①40kHz超音波收發電路②光二極體收發電路③Pt溫度組件④Bluetooth裝置。
54. (24) 下列哪些為固態硬碟(SSD)的特性？①內部具有超高速微馬達②一種半導體的儲存裝置③與DRAM同特性④等同於超大容量的隨身碟。
55. (124) 有關CPU的內部架構，包含下列哪些項目？①控制單元(Controlunit)②算術運算與邏輯單元(ALU)③主記憶體(Mainmemory)④暫存器(Register)。
56. (12) 有關資料傳輸，下列敘述何者正確？①非同步傳輸接收器(UART)彼此之間的傳輸方式是屬於一種串列輸出串列輸入②在串列資料傳送時，依序由LSB位元至MSB位元③位址匯流排是屬於IEEE-488的匯流排④控制匯流排不是屬於IEEE-488的匯流排。
57. (12) 下圖所示電路之功能為何？①並列加法器②並列減法器③串列式加法器④串列式除法器。



58. (24) 有關國際標準組織(ISO)所訂定之開放式系統連結(OSI)的參考模式中，下列通信協定敘述何者正確？①第一層為網路層②第二層為資料鏈結層③第三層為實體層④第四層為傳輸層。
59. (12) UART為通用非同步傳收器的英文縮寫，為非同步串列通信埠的總稱，包括①RS-232②RS-485③GPIO④IEEE1284。
60. (12) 有關I²C(Inter-IntegratedCircuit)，下列敘述何者正確？①一種串列通訊的匯流排②只使用兩條雙向開放洩極(Open-drain)傳輸線，分別為串列資料(SDA)線及串列時脈(SCL)線③只使用兩條傳輸線，分別為傳送資料(TD)線及接收資料(RD)線④用於高速裝置間的資料傳輸。
61. (134) C語言程式中， $x=0x26$ ， $y=0xe2$ ，下列敘述何者正確？①執行 $z=x\&y$ ， $z=0x22$ ②執行 $z=x|y$ 後， $z=0x66$ ③執行 $z=x\ll 3$ 後， $z=0x30$ ④執行 $z=y\gg 2$ 後， $z=0x38$ 。
62. (234) 下列何者為89S51/52CPU的中斷(Interrupt)向量位址？①0x0000②0x0003③0x001B④0x0023。
63. (134) 有關可程式規劃邏輯元件(PLD)，若依AND-OR輸入端保險絲陣列是否可規劃或固定式來加以分類，下列何者屬於AND端可規劃的類別？①PAL②PROM③GAL④FPGA。
64. (12) 有關近場通訊(NFC)界面技術，下列敘述何者正確？①可採用主動/被動兩種讀取模式②短距離高頻無線通訊③傳輸距離可達1公尺④短距離低頻無線通訊。
65. (123) 於物聯網系統中，感測器為連接不同的硬體模組，模組間必須要透過傳輸介面才得以成功交換資料，較適合的傳輸介面有下列哪幾項？①UART(Universal Asynchronous Receiver/Transmitter)②SPI(Serial Peripheral Interface)③I²C(Inter-Integrated Circuit)④JTAG(Joint Test Action Group)。
66. (12) 有關I²C界面，下列敘述何者正確？①一種串列介面②使用集極開路(Open Drain)③一種並列介面④工作電壓為5V。
67. (12) 有關I²S界面，下列敘述何者正確？①一種串列介面②傳輸線中的字元選擇時脈與聲音取樣頻率相同③一種並列介面④僅可傳輸單聲道數位音訊資料。

11700數位電子 乙級 工作項目10：週邊設備

1. (2) 終端機(Terminal)與系統主機連線時，其傳輸率需①大於②等於③小於④不必考慮 後者。
2. (2) 雙面軟式磁碟機有①1個②2個③3個④4個 讀寫頭。
3. (3) 下列印表機何者印字速度最高？①菊輪式②鼓型③雷射式靜電複印④感光型。
4. (1) 若顯示字型為7x9陣列，並且螢幕每列(Row)可顯示80字，則每條掃描線有：①560②640③720④800 個點(dot)。
5. (4) 密閉式磁碟機在運轉時，磁頭是靠①油壓②機械原理③彈簧④空氣 動力達到上浮的目的。
6. (4) 磁碟機之記錄密度與何者無關？①磁片密度②磁頭材質③記錄方式④迴轉速度。
7. (2) 鍵彈跳(Keybounce)一般值為①0.1~2ms②1~20ms③10~200ms④200ms以上。
8. (3) 個人電腦的傳輸介面，下列何者傳輸距離最遠？①IEEE-488②RS-232C③RS-485④RS-422。
9. (1) CRT上螢光粉材質若為P31，則畫面應呈現：①綠色②白色③橙色④藍色。
10. (3) 下列何者不是輸入裝置①滑鼠②光筆③語音合成器④數位板。
11. (2) 1200BaudRate的RS-232C串列傳送，每秒約傳多少位元組(Byte)①12②120③1200④無限。
12. (4) 下列何種為撞擊式印字機①熱感式②靜電式③噴墨式④點矩陣式。
13. (2) 影像掃描器的解析度單位為①TPI②DPI③BPS④LPI。
14. (2) 下列何種顯示器，耗電量最少①LED②LCD③PLASMA④CRT。
15. (4) 下列何種顯示卡之彩色解析度最好①CGA②MGA③EGA④VGA。
16. (3) 一彩色顯示卡上有128K之顯示記憶體，若其解析度為600x400點，則每一點之色彩至多有①2②4③16④256 色。
17. (1) 輸入不規則圖形最好採用①掃描器②滑鼠③光筆④觸摸螢幕裝置。
18. (1) 下列何種設備易感染電腦病毒？①磁碟片②半導體記憶體③中央處理單元④顯示器。
19. (2) 微電腦之自動演奏與電子樂器間的DATA可互相交換的共通介面電路，稱之為何？①SCSI②MIDI③ASIC④RISC。
20. (3) 每一台PC都透過網路卡接在一起，在網路的末端接有一個電阻以避免訊號干擾，且電腦在每次傳送資料時要作衝撞檢查(collisiondetection)才不會造成傳輸衝突，這種網路稱為什麼網路？①RingNetwork②StarNetwork③BUSNetwork④TreeNetwork。

21. (4) 下面哪一項不是兩台遠距離電腦之間互相通訊的必要條件？①兩台電腦都要裝有modem②在相同的傳輸速率下③使用相同的通訊協定④使用相同廠牌的電腦。
22. (3) 80x86定址模式中，下列何者的運算資料已直接包含在指令中？①間接定址②直接定址③立即定址④相對定址。
23. (4) 微電腦控制A/D轉換裝置將類比信號轉換為數位信號時，下列哪一步驟不屬於轉換過程？①類比信號送到A/D裝置②電腦送出起始轉換信號到A/D裝置③A/D送回終止轉換信號給電腦④電腦送出轉換過的數位信號到A/D裝置。
24. (1) 下列有關8255可程式I/O介面IC的描述，何者不正確？①有兩個獨立的8bits I/O埠②CPU可讀取8255各埠的資料③CPU可將資料送到8255各I/O埠④CPU利用read和write來控制對8255的讀或寫。
25. (2) 數據機在兩部設備中傳送資料時，兩個方向可同時交換資料的為下列哪種模式？①單工(Simplex)②全雙工(full duplex)③半雙工(half duplex)④半單工(half simplex)。
26. (3) 在多芯電纜中，由於導線間電容耦合而造成互相干擾的現象稱為什麼干擾？①電磁干擾②雜訊干擾③串音干擾④輻射干擾。
27. (4) 採用7個bit的交換碼，且以(1000001)₂即41H表示"A"的交換碼是哪一種碼？①IA5(International Alpheabet5)②CCCII(Chinese Character Code for Information Interchange)③EBCDIC(Extended Binary Coded Decimal Interchange Code)④ASCII(American Standard Code for Information Interchange)。
28. (3) 下面哪一種傳輸(transmission)線對電腦的電磁有較高的抗干擾性？①同軸電纜②雙絞線③光纖電纜④多芯同軸電纜。
29. (1) 下列何者在資料傳輸時，資料發送方和接收方相互地將己方已完成的情況告訴對方，以確保資料傳輸的正確性？①交握(handshake)②確認(confirm)③查詢(inquire)④詢訊(polling)。
30. (4) 國際標準組織(ISO)的資料通訊協定有七層，其中最高層次是擔任對使用者直接服務的任務，其為哪一層？①實體層②傳輸層③會議層④應用層。
31. (2) 磁碟機的讀寫頭已到達所需讀寫資料位置，而控制邏輯卻尚未準備好進行傳送，因此磁碟必需繼續旋轉，這種情形稱之為何？①資料漏失(data loss)②資料遲到(data late)③傳輸延遲④磁碟故障。
32. (2) 從字元產生器的ROM或EPROM晶片中讀取ASCII碼的字形圖樣，再送到由許多電磁鐵控制的針狀印字頭上的是哪一型印表機？①噴墨式②點矩陣③熱感式④雷射。
33. (2) 下列何者屬於非同步傳輸的特性？①採用並列方式傳輸字元②傳輸的字元夾在起始字元和終止字元之間③在傳輸中資料不可間斷④利用交握信號來確定傳輸資料的正確性。
34. (2) 一般列表機採用的介面為①RS-232C或IEEE-488介面②USB或Centronics介面③RS-232C或GPIB介面④GPIB或Centronics介面。
35. (1) 具有偵錯和校正能力的編碼系統為①漢明(Hamming)碼②BCD碼③ASCII碼④EBCDIC碼。
36. (4) PC用3.5英吋高密度磁碟為每英吋可格式化①48個②96個③120個④135個的磁軌。
37. (3) 有關ISDN之敘述何者不正確？①採用數位傳輸與數位交換技術②共同傳輸設備與交換系統③通信頻道容量小，減少傳輸時間④容許各種不同類型的終端設備相互通訊。
38. (4) 可重複多次讀寫動作的光碟片為①CD-ROM②CD-R光碟③WORM光碟④CD-RW光碟。
39. (3) 下列何者是使用公眾電話網路(PSTN)上網際網路(Internet)的必要裝備①滑鼠(Mouse)②光碟機③數據機(Modem)④傳真卡(Fax Card)。
40. (4) 列表機的並列介面又稱①IEEE介面②GPIB介面③HP-IB介面④CENTRONICS介面。
41. (4) 下列何項不是造成網際網路(Internet)檔案傳輸速度緩慢的原因①低速數據機②線路品質不佳③伺服器負載過重④交換機負載過重。
42. (4) 以軟體掃描式在發光二極體(LED)上顯示數值或資料時，至少需要在多少時間內更新一次，方不會讓查看者感到有閃爍現象？①1/2秒②1/4秒③1/8秒④1/16秒。
43. (3) 下列何項是G3傳真機所採用資料壓縮方法之一？①Modified ZIP code②Modified Write code③Modified Read code④Modified Hall code。
44. (4) 下列對PCI匯流排的敘述，何者錯誤？①個人電腦及工作站的輸出輸入匯流排②時鐘頻率為33MHz③最大傳輸速度為133MHz④匯流排寬為16位元。
45. (1) 下列何者不是IEEE-1394介面的優點？①資料傳輸速度只有400Mbit/s②支援HotPlug(熱插拔)③具隨插即用功能④最多可連接達63台周邊機器。
46. (4) 如下圖符號為①印表機②紅外線③區域網路④通用序列埠。
- 
47. (2) 下列何者非USB介面的特性①即插即用②只能接64個周邊③熱插拔④安裝容易。

48. (4) 個人電腦的硬碟如採LBA(logical block address)規格，其儲存資料之單一邏輯硬碟最大容量為①2.1GB②16GB③64GB④128GB。
49. (3) 依製作及技術而言下列何者非觸控式顯示螢幕的類型①電阻式②電容式③電感式④紅外線式。
50. (1) 3.5英吋軟碟片容量1.44MB其規格為雙面，每面80磁軌(track)，每一磁區(sector)容量為512Bytes，則每一磁軌應分幾個磁區(sector)①18②17③16④15。
51. (124) 下列何種介面是以串列的方式傳遞資料？①PCI-Express②SATA③AGP④IEEE1394。
52. (124) 下列有關各種週邊設備的介紹，何者正確？①印表機的解析度通常使用DPI來表示②雷射印表機列印時宜在通風處③數據機的傳輸速度若以bps表示，代表一秒鐘所傳輸的byte數量④滑鼠是Windows作業系統中常用的輸入設備。
53. (13) 下列哪些為微電腦介面串列資料傳輸為2M之真正含意？①2048kbitspersecond②2Mbytespersecond③2Mbitspersecond④2Mwordsperssecond。
54. (124) 下列哪些傳輸媒體易受電磁干擾？①微波②同軸電纜③光纖④雙絞線。
55. (123) 中斷查詢方式有A硬體查詢B軟體查詢及C向量式，下列何者為其正確的回應優先順序？①ABC②AC③BC④CA。
56. (123) 有關微電腦系統，下列敘述何者正確？①USB的傳輸速率比IEEE-488快②暫存器的資料存取的時間比DDRRAM快③RS-232C的傳輸速率比USB慢④當CPU執行中斷時，不能再接受其他中斷。
57. (123) 下列何種微處理器架構採用平行處理的方式運算？①單指令多資料流SIMD(Single Instruction, Multiple Data)②多指令多資料流MIMD(Multiple Instruction, Multiple Data)③多管線(pipelining)④多指令單資料流MIPS(Multiple Instruction, perstream)。
58. (123) 下列資料傳輸方式何者採用無線通訊技術？①Bluetooth②RFID③NFC④Ethernet。
59. (12) 有關藍芽裝置，下列敘述何者正確？①適合射頻頻率2.45GHz②使用跳頻技術對抗干擾③屬於一種高功率的長距離無線傳輸技術④僅可一對一連線進行資料傳輸。
60. (14) 有關USB界面特性，下列敘述何者正確？①由一個USB主機和數個USB集線器，透過分層星型拓撲結構，連接USB裝置②USB集線器需要終端子③USB的Type-A與Type-B兩種連接器均可用於主機和周邊裝置④USB傳輸線中有2條訊號線為標記D+和D-的雙絞線。
61. (134) 對於6線2相200步之步進馬達，下列敘述何者正確？①採1相激磁方式，需要200個驅動信號才能轉1圈②步進角度為 0.9° ③採1-2相激磁方式，需要400個驅動信號才能轉1圈④採1-2相激磁方式，每個驅動信號產生 0.9° 位移。
62. (134) USB的規格標準中，下列敘述何者正確？①USB2.0傳送的速率為480Mbps②USB3.0傳送的速率為1Gbps③USB3.1傳送的速率為10Gbps④USB1.1傳送的速率為12Mbps。
63. (234) 有關解析度的敘述，下列何者正確？①使用200dpi解析度的掃描器掃描4×6吋的黑白照片，在不壓縮的狀況下，大約要花費120MB的記憶空間來儲存②掃描一張3×5吋的照片後，儲存時顯示為900×1500畫素，則此掃描器的解析度最有可能設定為300dpi③Full HD的顯示器其解析度可高達1920×1080④解析度1024×768全彩的顯示器畫面，需大約耗費2.25MB的記憶體。
64. (124) 下列介面兼具串列傳輸與熱插拔特性的有哪幾種？①USB 2.0②IEEE-1394b③SCSI④SATA。
65. (34) 面臨缺水的環境中，須懂得如何珍惜水資源，可以使用無線環境感測器，感知土壤內的溫、濕度，並定期將資訊透過聯網閘道器回報給雲端進行運算，以便讓農地灌溉系統進行即時控管，其所使用的無線環境感測器之通訊技術以下列哪幾項較合適？①Bluetooth②NFC③WiFi④ZigBee。
66. (123) 下列哪幾項通訊技術是屬於個人區域網路(Personal Area Network)技術？①NFC②Bluetooth③IrDA④WiFi。
67. (12) 下列哪些裝置是屬於周邊設備的輸入裝置？①鍵盤與數位板②觸控螢幕與掃描器③觸控筆與雷射筆④麥克風與耳機。
68. (12) 關於RS-232C通訊電路的敘述，下列何者正確？①傳送距離可達50英呎②採用串列傳輸③傳送電路採用+5V電源④傳送訊號無方向性。
69. (12) 關於RS-232C與GPIB通訊電路的敘述，下列何者正確？①RS-232C以串列方式輸出②GPIB以並列方式輸出③RS-232C的傳輸距離比GPIB短④RS-232C的資料線比較多。
70. (123) 下列哪些因素是造成RS-232與電腦周邊連接，無法連線的原因？①參數(Parameter)的設定不一致②訊號準位不同③資料傳送速度不一致④使用不同廠牌的RS-232。
71. (124) 關於數位訊號處理器(DSP)的敘述，下列何者正確？①可進行平行處理②強調高速計算③著重在大量資料的存取④可用於單指令多數據流(SIMD)。
72. (23) 關於位址匯流排(Address Bus)，下列敘述何者正確？①可以決定最高的處理速度②可以決定最大的定址能力③不能決定單位時間的指令執行數量④可以決定最大功率損耗。

1. (1) 虛擬指令(Pseudoinstruction)之功用為①作編譯指示②供註解之用③產生機器碼④可加快編譯速度。
2. (3) 巨集(Macro)指令可①加快執行速度②加速編譯速度③方便程式撰寫④節省記憶體空間。
3. (3) 在80x86的中斷系統中，若有一I/O介面發出中斷要求，經中斷認知後送出的中斷型態（或中斷向量）為15(10)，請問其中斷服務程式之起始位址存於中斷指標表(interruptpointertable)內何位址？①00015H~00016H②00030H~00031H③0003CH~0003FH④00060H~00063H。
4. (3) 下列何者不屬於邏輯運算指令①AND②OR③JMP④CMP。
5. (1) 組合語言中，下列何者不會影響旗號？①輸出入指令②加法指令③減法指令④乘法指令。
6. (2) 利用DOS系統中的連結程式(LinkProgram)可產生①.COM檔②.EXE檔③.DOC檔④.BAT檔。
7. (4) 在典型PC電腦其中斷來源，下列何者為非？①NHI②INT③BIOS④MONITOR。
8. (3) ADDR、SUBR等是什麼類型的指令？①控制指令②輸入／輸出指令③算術邏輯運算指令④搬移指令。
9. (3) 下面哪一個指令會影響零旗標(Zeroflag)？①JMP(無條件跳躍)②MOV(搬移資料)③DCR(暫存器減去1)④STA(累積器的資料寫入記憶體中)。
10. (4) 下面哪一個指令不一定能清除累積器的內含值？①SUBA②XORA③MVI0H④LDA0H。
11. (4) 在組合語言中，標記(labels)和哪一種指令關係不大？①JUMP②CALL③LOOP④LOAD。
12. (4) 下列有關CPU內的旗標暫存器敘述不正確者為：①溢位旗標為1時，表示運算結果超出範圍②陷阱(Trap)旗標為1時表示進入單步執行③中斷旗標為0時表示不接受單幕式中斷④零值旗標為1時表示邏輯運算結果為1。
13. (1) 下列為三行組合語言的程式，下列何者為其執行結果？①設定DS指向資料段②設定SS指向資料段③設定ES指向資料段④設定SP指向資料段。

```

mov ax,@data

mov ds,ax

mov dx,offset mes

```
14. (4) 下列各組合語言MOV指令用法的解釋，何者有誤？①MOVdat[bx],65：立即資料65傳送到基底記憶體dat位址②MOVbx,ax：暫存器ax資料傳送到到暫存器bx③MOVax,dat：記憶體dat位址資料傳送到暫存器ax④MOVax,dat[bx]：暫存器ax內資料間存入基底記憶體dat位址。
15. (2) 有關組合語言中MOV指令的使用，下列何項用法多此一舉？①MOVax,100，MOVds,ax②MOVax,65，MOVdat,ax③MOVax,dat1，MOVdat2,ax④MOVax,ds，MOVes,ax。
16. (1) 有一80x86組合語言程式，其中一行為ADC bx,cx，請問此行的執行結果為下列何者？①bx=bx+cx+carryflag②bx=bx+cx+zeroflag③cx=bx+cx+carryflag④cx=bx+cx+zeroflag。
17. (3) 某一80x86組合語言程式為mul bl，請問執行結果為下列何者？①al=alxbl②bl=alxbl③ax=alxbl④bx=alxbl。
18. (3) 在組合語言中，跳躍指令的條件各有不同，請問下列有關各跳躍指令執行跳躍時的條件何者正確？①JCXZ：CX=1時跳躍②JECXZ：CX=0時跳躍③JC：C=1時跳躍④JNZ：Z=1時跳躍。
19. (4) 在組合語言中，下列何者非「副程式」與「巨集」的共同優點？①可避免程式重複②程式易讀、易除錯③程式撰寫易④可節省程式及記憶體的空間。
20. (1) 80x86微處理機系統，哪一種軟體中斷在於提供存取BIOS影像服務？①INT10H②INT16H③INT20H④INT21H。
21. (2) 80x86微處理機的偵錯程式DEBUG，如以com格式執行，其一般偏移(offset)位址起始於①0000h②0100h③1000h④0FFFFh。
22. (3) 80x86微處理機系統，下列何者指令是無效的？①MOVAX,SI②MOVAL,12H③MOV CX,BL④MOV[100H],AX。
23. (2) 連結(link)程式執行後，如果無誤，將產生可重置(Relocateable)的①目的檔②執行檔③列表檔④函數檔。
24. (4) 80x86微處理機系統，當系統重置後，其起始執行位址為①0000h②FFFFh③FFFFFFh④FFFF0h。

25. (3) 80x86微處理機系統，請問執行下列何種指令敘述後，才能有效的執行DAA指令？
 ①mov al,28h ②in al,05h ③add al,35h ④mov bl,08h。
26. (2) 80x86微處理機執行下列何者指令後，會將旗標(flag)暫存器之進位(Carry)旗標及同位(Parity)旗標同時都設定為1？
 ①mov al,00h與mov al,08h ②mov al,0f0h與add al,0f1h ③mov al,00h與mov dl,00h ④mov ax,0000h與and ax,01ffh。
27. (3) 80x86微處理機系統，請問下列哪一指令敘述經編譯程式(Compiler)執行後，會產生語法錯誤？
 ①mov al,38h ②add al,08h ③mov bl,85h ④sub bl,05h。
28. (2) 一個位元組(Byte)可以儲存一個ASCII字碼或幾個BCD碼
 ①1 ②2 ③3 ④4。
29. (1) 80x86微處理機系統，請問下列I/O指令敘述何者是無效的？
 ①in bl,al ②out 250,al ③in al,dx ④out dx,3ce0。
30. (124) 下列程式之敘述何者正確？
 ①①及②列使用立即定址法 ②③④列使用暫存器直接定址法 ③執行後AX=BB66H ④執行後BX=BBAAH。
 ① MOV AX,55AAH
 ② MOV BX,BB66H
 ③ MOV AH,BH
 ④ MOV BL,AL
31. (134) 對單晶片8051/52而言，執行下列哪些指令需要兩個機器週期？
 ①POP ②RLC ③JNZ ④RET。
32. (134) 80X86微處理機系統，下列指令定址法何者正確？
 ①MOV AX,SI ②MOV CX,BL ③MOV [200H],AX ④MOV AL,24H。
33. (12) 撰寫組合語言應用到堆疊區時，須用到下列哪些指令？
 ①PUSH ②POP ③SET ④CLR。
34. (23) 有關組合語言的使用，下列敘述何者正確？
 ①若要將標的特定幾個位元設定為1，必須使用XOR運算指令 ②副程式呼叫指令，會將返回位址(即下一個指令的位址)存入堆疊中 ③左移與右移指令可分為算數與邏輯兩種運算形式 ④當堆疊指令PUSH AX被執行時，會將AX暫存器內容存入堆疊暫存器(SP)。
35. (13) MCS-51指令的定址模式(Addressing mode)，下列敘述何者正確？
 ①MOVA,30H為直接定址法(Direct addressing) ②MOVA,@R0為立即定址法(Immediate addressing) ③MOVCA,@A+DPTR為索引定址法(Indexed addressing) ④MOVA,#30H為間接定址法(Indirect addressing)。
36. (14) 有關『LOOP: ADD AX, BX』指令中，下列敘述何者正確？
 ①LOOP為標題欄 ②ADD為運算元 ③AX、BX為運算子 ④LOOP每執行一次CX暫存器的內容會自動減1。
37. (123) 下列何者屬於MCS-51(8051)組合語言的假指令？
 ①ORG ②EQU ③DB ④NOP。
38. (13) 下列4個MCS-51組合語言片段程式，其執行後的值何者正確？
 ①執行程式片段a後，暫存器A的值为0DH，暫存器B的值为11H，進位旗號C=0，溢位旗號OV=0
 ②執行程式片段b後，暫存器A的值为00H，暫存器B的值为32H，進位旗號C=0，溢位旗號OV=0
 ③執行程式片段c後，暫存器A的值为69H，暫存器R0的值为0AAH，進位旗號及溢位旗號不受影響
 ④執行程式片段d後，暫存器A的值为8BH，進位旗號C=1。

程式片段 a	程式片段 b	程式片段 c	程式片段 d
MOV A,#0FBH	MOV A,#50H	MOV A,#0C3H	CLR C
MOV B,#12H	MOV B,#0A0H	MOV R0,#0AAH	MOV A,#0C5H
DIV AB	MUL AB	XRL A,R0	RL A

39. (23) 下列4個MCS-51組合語言片段程式，其執行後，下列敘述何者正確？
 ①執行程式片段a後，暫存器A的值为0AAH，進位旗號C=0
 ②執行程式片段b後，暫存器A的值为0AAH，進位旗號C=1
 ③執行程式片段c後，暫存器A的值为0AAH，進位旗號C=0
 ④執行程式片段d後，暫存器A的值为0AAH，進位旗號C=1。

程式片段 a	程式片段 b	程式片段 c	程式片段 d
SETB C	SETB C	SETB C	SETB C
MOV A,#55H	MOV A,#55H	MOV A,#55H	MOV A,#55H
CPL A	XRL A,#0FFH	RRC A	RLC A

40. (12) 若MCS-51的內部記憶體位址30H及40H的內容分別為40H及10H，而埠1(P1)的資料為0CAH，執行下列片段程式後，下列敘述何者正確？
 ①暫存器A的值为40H ②暫存器B的值为10H ③暫存器R1的

```
MOV R0,#30H
MOV A,@R0
MOV R1,A
MOV B,@R1
MOV @R1,P1
MOV P2,P1
```

值为0CAH ④埠2(P2)的值为10H。